

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 08-255117

(43)Date of publication of application : 01.10.1996

(51)Int.Cl.

G06F 13/00

G06F 13/00

H04B 15/00

(21)Application number : 07-082040

(22)Date of filing : 15.03.1995

(71)Applicant : TOSHIBA CORP

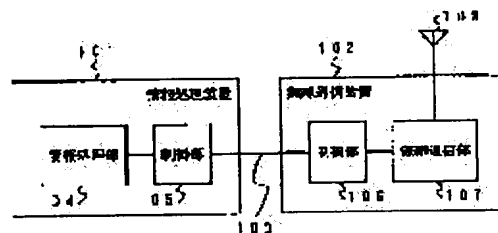
(72)Inventor : IINO KOJI
 MAEDA TADAHIKO
 AMANO TAKASHI
 SOEYA MIYUKI
 TSURUMI HIROSHI
 KAYANO HIROYUKI
 OBAYASHI SHUICHI
 OTAKA SHOJI

(54) INFORMATION PROCESSOR, RADIO COMMUNICATION DEVICE USED WHILE CONNECTED TO THE PROCESSOR, AND RADIO COMMUNICATION SYSTEM USING THESE DEVICES

(57)Abstract:

PURPOSE: To improve the communication quality of radio communication by evading the influence of radiation when the information and the radio communication device like a PC card are used while connected to each other.

CONSTITUTION: In the information processing part 104 of the information processor 101, its operation stop, the increase or decrease in its operation speed, etc., are controlled with control signals supplied from the radio communication device 102 through a signal electric transmission part 103. Thus, the operation of the information processor 101 is controlled according to the radio communicating operation of the radio communication device 102 to evade the influence of unnecessary radiation from the information processor 101 in the radio communication frequency band, thereby performing information communications meeting with desired radio communication requirements such as a signal-to-noise ratio and an error rate.



LEGAL STATUS

[Date of request for examination] 05.09.2000

[Date of sending the examiner's decision of rejection] 13.07.2004

[Kind of final disposal of application other than the examiner's decision of rejection or

application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision
of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平8-255117

(43) 公開日 平成8年(1996)10月1日

(51) Int.Cl. ⁸	識別記号	庁内整理番号	F I	技術表示箇所
G 0 6 F 13/00	3 0 1		G 0 6 F 13/00	3 0 1 S
	3 5 1	7368-5E		3 5 1 L
H 0 4 B 15/00			H 0 4 B 15/00	

審査請求 未請求 請求項の数 6 F D (全 47 頁)

(21) 出願番号 特願平7-82040

(22) 出願日 平成7年(1995)3月15日

(71) 出願人 000003078

株式会社東芝

神奈川県川崎市幸区堀川町72番地

(72) 発明者 飯野 浩二

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72) 発明者 前田 忠彦

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72) 発明者 天野 隆

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(74) 代理人 弁理士 鈴江 武彦

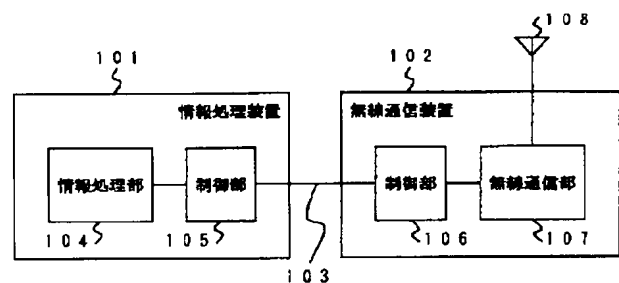
最終頁に続く

(54) 【発明の名称】 情報処理装置およびそれに接続して使用される無線通信装置並びにそれら装置を使用した無線通信システム

(57) 【要約】

【目的】 情報処理装置と P C カードのような無線通信装置とを接続して使用する場合に、不要輻射による影響を回避して無線通信の通信品質の向上を図る。

【構成】 情報処理装置 1 0 1 の情報処理部 1 0 4 は、信号電送部 1 0 3 を介して無線通信装置 1 0 2 から供給される制御信号により、情報処理部 1 0 4 の動作停止や動作速度の増減などが制御される。このように、無線通信装置 1 0 2 の無線通信動作に合わせて情報処理装置 1 0 1 を動作制御することにより、無線通信周波数帯域に対する情報処理装置 1 0 1 からの不要輻射の影響を回避することができ、所望の無線通信品質、例えば信号対雑音比や誤り率などを満足する情報通信を行うことができる。



【特許請求の範囲】

【請求項 1】 無線通信装置を接続可能な情報処理装置において、
前記無線通信装置の通信期間に同期して前記情報処理装置内の所定機能ブロックの動作を停止させるよう制御し、または前記情報処理装置の情報処理動作期間に同期して前記無線通信装置内の通信処理に関連する所定機能ブロックの動作を停止させるよう制御する制御手段を具備することを特徴とする情報処理装置。

【請求項 2】 無線通信装置と接続可能な情報処理装置において、
前記無線通信装置が受信する所望信号の電界強度情報と前記情報処理装置内において任意の処理の実行に起因して発生する干渉信号についての電界強度情報とを対応させて保持する手段と、
該所望信号と該干渉信号の双方の電界強度情報とに従って、前記無線通信装置の通信動作に影響する前記情報処理装置内の処理を制御する手段とを具備することを特徴とする情報処理装置。

【請求項 3】 無線通信装置が接続可能な情報処理装置において、
基準信号発生器からの基準信号を分周する手段と、
前記無線通信装置によって送受信される無線信号と前記分周手段から出力される特定周波数の出力信号との相対周波数により生ずる信号干渉が低減されるよう前記前記分周手段の分周数を変更する手段と、
この変更手段により変更された前記分周手段の出力信号に同期して情報処理動作を行う情報処理手段とを具備することを特徴とする情報処理装置。

【請求項 4】 情報処理装置とそれに接続して使用される無線通信装置とを含む無線通信システムにおいて、
前記無線通信装置が他の無線通信装置との間で行う時分割多重通信で使用される送受信のためのタイムスロットに応じて、前記情報処理装置の動作を停止する手段を具備することを特徴とする無線通信システム。

【請求項 5】 情報処理装置に接続して使用可能な無線通信装置において、
前記情報処理装置から発生されるノイズを検知するノイズ検知手段と、
前記情報処理装置からのノイズによって前記無線通信装置の無線通信動作に影響が及ぼされないよう、前記ノイズ検知手段によって検知されたノイズレベルまたはノイズの到来方向に従って電波環境を変更する手段とを具備することを特徴とする無線通信装置。

【請求項 6】 所定周波数のクロックを用いて動作する 1 以上の回路を含む情報処理装置に接続して使用可能な無線通信装置において、
前記情報処理装置内の一部の回路機能の全部あるいは一部を代行できる回路と、

理装置の一部の回路へのクロックの供給を停止し、その機能の全部あるいは一部を代行できる回路には、前記無線通信装置の受信回路に干渉を与える可能性の小さいクロック周波数を無線カード内で発生して供給する手段とを具備することを特徴とする無線通信装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、情報処理装置およびそれに接続して使用される無線通信装置並びにそれら装置を使用した無線通信システムに関する。

【0002】

【従来の技術】

(1) コンピュータなどの現在の情報処理装置は有線回線を介して情報通信を行う方式が主流である。情報処理装置の典型的な構成例を図 50 に示す。

【0003】情報処理装置 201 は、その情報処理装置本体を有線回線または無線回線に接続する入出力インターフェース 202 と、情報通信装置 201 の制御を行う制御部 203 と、情報を記憶する記憶装置 204 と、情報処理を行う情報処理部 205 と、情報を出力する情報出力装置 206 と、情報を入力する情報入力装置 207 とを備えている。

【0004】有線回線を介して情報通信を行う場合には、情報処理装置 201 の設置場所に対する制約条件が大きく、実用上は不都合が大きい。このため、最近では、情報処理装置 201 の情報を無線回線を介して伝送する方式が注目されてきた。

【0005】この方式では、無線通信装置をあらかじめ情報処理装置 201 を製造する段階からその装置内に組込んで無線通信機能を備える方式と、情報処理装置 201 とは別の無線通信装置を情報処理装置本体と接続して無線通信を行う方式とがある。無線通信装置の典型的な構成例を図 51 に示す。

【0006】無線通信装置 211 は、その装置を有線回線または無線回線に接続する情報入出力インターフェース装置 212 と、無線通信装置 211 の制御を行う制御部 213 と、情報を記憶する記憶装置 214 と、無線通信を行う無線通信部 215 と、情報を出力する情報出力装置 216 と、情報を入力する情報入力装置 217 と、電波で送信または受信するアンテナ 218 とを備えている。

【0007】前者の場合には無線通信周波数や情報伝送速度が情報処理装置 201 を製造する段階に設定する必要があり、ある特定の無線通信システムにだけしか対応できない。このため、その無線通信システムのサービスが行われていない無線通信エリアなどでは使用することができない。また、無線通信を用いて情報の伝送を行わない状態でも常に無線通信装置 211 が内蔵されることになるので、情報通信装置 201 の体積が機能に比して大形になる。そのことを理由に、後者の方式が主流になる。

と考えられている。

【0008】また、情報処理装置201の多くはPCMCIA(Personal Computer Memory Card International Association)基準に準拠したPC(Personal Computer)カードを接続するスロットを備えている。

【0009】PCカードは情報を記憶する記憶装置や特定のプログラムを内蔵しており、情報処理装置201の機能を増設する目的で用いられている。PCMCIA基準に準拠したPCカード方式の無線通信装置211を用いる場合には、情報処理装置201との接続が容易であり国際基準となるPCMCIA規格に基づいているため、情報処理装置201の種類と無線通信装置211の種類に制約がない。このため、無線通信装置211の無線通信周波数や情報伝送速度が自由に選択でき、情報処理装置201の置かれた位置に置いてサービスされている無線通信システムを利用できる。よって、情報処理装置201の位置に対する制約が非常に小さくなる。この方式は汎用性が大きく、情報通信装置201と無線通信装置211とを接続して情報通信を無線回線を介して行う方式では、この方式が多く用いられると考えられている。

【0010】しかしながら、このようなPCカード方式の無線通信装置211は情報処理装置201内で発生する無線通信周波数帯域内への不要輻射を考慮して無線設計されていない場合が多く、また、情報処理装置201は無線通信周波数帯域内への不要輻射を低減する設計がなされていない場合が多かった。

【0011】このため、情報処理装置201内で発生する無線通信周波数帯域内への不要輻射が無線通信を行う際に妨害波として働くようになる。この様子を図52に示す。

【0012】図52において、横軸は周波数であり、縦軸は電力レベルである。図中の破線の間の領域が無線通信周波数帯域であり、線スペクトラムは情報通信装置201からの不要輻射の電力レベルであり、波線は情報通信装置201の熱雑音に起因して発生する白色雑音の電力レベルである。

【0013】これらのスペクトラムは全て雑音として機能し所望の無線通信を妨害することになる。このような電波環境においては、受信信号の電力レベルが小さいときには所望の無線通信品質、例えば信号対雑音比や誤り率などを満足できなくなり、無線通信が困難または不可能となることがある。

【0014】(2)また、近年の半導体技術や実装技術の進歩に伴い、無線通信端末の小形化も進んでいる。デジタル伝送方式を用いる無線通信には携帯電話や、今後導入が予定されている簡易型携帯電話などがある。これ

らっているが、将来的にはデータ伝送に対する要求も高まってくると予測されている。一方、パソコンやワークステーション等の情報処理装置においては、モデムと無線装置を取り付けることなどにより、無線通信機能を付加させることが可能である。一般に無線LANと呼ばれるこのシステムは、現在普及しつつある携帯電話等の無線通信システムとは異なる独自のシステムである。また、将来的には情報処理装置に無線通信端末を直接接続することにより、経済的でより効率的なデータ伝送が可能になると期待される。この場合、情報処理装置に必要なあったモデム、並びに専用の無線装置が不要となり、経済的に無線通信機能を付加することが可能となる。さらに、無線通信システムの広域なネットワーク利用が可能となり、周波数の有効利用ができる等の利点もある。

【0015】(3)また、最近の情報処理装置においては、メインCPU、サブCPU、ROM、DRAM、VRAM、フロッピーディスクコントローラ、LCDコントローラ、キーボードコントローラなどの各種ユニットを駆動するための基準信号の周波数が、数MHz～数十MHzと高くなってきた。これに伴って、情報処理装置内の基準信号発生器、各種IC、回路基板上の信号線やグラウンド線、フロッピーディスクドライブユニットやディスプレイと回路基板との接続に用いるフレキシブルケーブル、またディスプレイ自体からの基準信号および基準信号の周波数の整数倍の周波数の信号、すなわち基準信号の高周波信号の不要輻射が生じ、この不要輻射が情報処理装置の筐体の外部に漏れ、近接する他の情報処理端末や周辺の電子機器などへ干渉し、これらの周辺の機器が誤動作を起こすなど問題が指摘されている。

【0016】これに対して、情報処理装置の筐体を金属で構成したり、筐体の内側に金属壁を設けたり、または導電性塗料などによって筐体にシールドし、回路基板のグラウンドと筐体の電位を等しくすることにより筐体からの不要輻射を抑圧したり、基準信号発生器や特定のICなどに金属性のキャップなどを被せることにより、発生源となる主な部品からの不要輻射を抑圧したり、回路基板上の信号線や回路基板と他の部品との接続ケーブルにEMIフィルタやフェライト・コアなどの、EMI対策部品を新たに追加するなどの対策を施すことによって、特に不要輻射を起こしやすい基準信号の高調波成分の不要輻射を抑圧し、結果的に情報処理装置からの不要輻射を抑圧してきたが、このような金属製のシールドを備えるとコストアップや端末の重量増加などの問題点があり、特に、小形な携帯形端末についてはその重量増加が大きな問題となっている。

【0017】ところで、最近では、これら情報処理装置内の情報を、携帯電話やページングシステムなどに代表されるような各種のパーソナル無線通信のシステムを介して、複数の情報処理端末相互間で送受信するシステム

ているシステムとしては、携帯電話と情報処理装置を専用のコネクタを用いて接続し、情報処理装置のデータを携帯電話の無線通信システムを介して送受信するシステムがあるが、比較的形状の大きな携帯電話を情報処理装置に接続し無線通信を行うことは非常に不便であった。そこで、将来的な発展形態として、前述したような形態、すなわち、無線通信機能を情報処理装置内に設けたり、無線通信機能を持った小形の無線カードを情報処理装置のカードスロットに挿入することにより、無線通信によるデータの送受信を行うシステムが要求されている。

【0018】しかし、この場合に問題となるのは、情報処理端末内部には、上述したように基準信号発生器、各種 IC、回路基板上の信号線やグランド線、フロッピーディスクドライブやディスプレイと回路基板との接続に用いるフレキシブルケーブルなどからの不要輻射が生じていることである。

【0019】不要輻射が混在する情報処理装置内に無線通信機能を設けた場合、その不要輻射は、無線部のアンテナや回路基板上の信号線などを介して無線回路に混入し、場合によっては無線通信ができなくなる可能性がある。

【0020】特に、受信時に無線部が受信する電波のレベルは非常に小さいので、受信感度レベルよりも不要輻射レベルが大きくなり、受信できなくなるという問題点がある。

【0021】これに対して、従来から行ってきた筐体へのシールドは全く効果はない。従って、回路基板上の基準信号発生器や特定の ICなどを金属キャップなどによってシールドすることにより発生源となる部品からの不要輻射を抑圧するなどの対策が考えられるが、実際には、回路基板上の信号線やグランド線、フロッピーディスクドライブやディスプレイと回路基板との接続に用いるフレキシブルケーブル、ディスプレイ自体などからの基準信号やその高調波成分の不要輻射が大きく、情報処理装置内でこれらの要素を個々にシールドを設けることは重量の増大やコスト高を招く。

【0022】(4) また、近年、有線系のデータ伝送と、無線系のデータ伝送とを同時に 1つの端末で行う多機能情報処理端末、OA 機器等が開発されてきている。

【0023】しかしながら、無線通信機能については、単独で切り離して持ち歩いて使用できる方が使い勝手が良い。従って、無線機能は端末に内蔵せずに、通常は携帯無線機として使用し、有線系のデータ端末、ワードプロセッサ、計算機等と接続するときは、ケーブルによって接続したり、差し込みスロットに挿入して使用する様な携帯が考えられる。この様な携帯で使用する無線端末としては携帯電話、コードレス電話、ページャなどが考えられ、近年の無線端末の小形化、薄形化、軽量化の

る。

【0024】さて、この様に無線端末を OA 機器、情報処理装置などに挿入もしくはケーブル接続によって使用する様な場合に問題となるのが、前述した情報処理装置が発生するノイズである。これについて、図 53 を参照して具体的に説明する。

【0025】図 53 は、ワードプロセッサ、パソコンなどの小型情報処理装置 2001 のカードスロット 2003 にカード形の無線端末 2002 を挿入して無線機として使用している様子が示されている。この場合、情報処理装置 2001 の内部には、ROM、RAM などの基準クロックとなるクロック発振器 2004、信号を増幅するための増幅器 2005 などが通常幾つも内蔵されている。この発振器 2004 の出力もしくはスプリアス成分、高調波成分などが増幅器 2005 によって増幅され、無線端末 2002 に対する干渉波 2006 となる。また、情報処理装置 2001 内部の回路で発生する熱雑音が同様に増幅器 2005 で増幅され、無線端末に干渉を及ぼすことも考えられる。無線端末 2002 は、無線基地局から送信されて来る電波 2007 を受信しているが、この電波 2007 に情報処理装置 2001 から発生する干渉波 2006 が重畳すると、受信感度劣化を生じ通信品質が劣化する。

【0026】図 54 (a) には干渉波がない場合の、無線端末 2002 側で受信される基地局からの所望信号 6002 と受信部の熱雑音 6003 が示されているが、実際には、図 54 (b) に示されているように、情報処理装置 2001 内部の発振器出力及びそのスプリアス信号 6004、熱雑音 6005 などが干渉し、受信品質が劣化される。

【0027】また、図 53 の無線端末 2002 から基地局に対して送信する電波 2008 についても、無線端末 2002 に干渉が及ぶと、送信信号の S/N、変調精度が劣化を生じ、やはり通信品質の劣化をもたらす。この状態を受信側の基地局で見ると図 55 の様になる。

【0028】すなわち、情報処理装置 2001 内蔵の無線端末 2002 で電波干渉がない場合 (図 55 (a)) には、基地局側で受信される端末側 2002 からの送信波は 5001 に示す様な純度の良い C/N が保たれている。しかし、情報処理装置 2001 からの干渉を受けた場合 (図 55 (b)) には、本来基地局で受信されるべき電波 5002 以外にも、情報処理装置 2001 内部の発振器のスプリアス信号 5003 や熱雑音 5004 が搬送波 5002 と共に変調されて重畳され、基地局側での受信特性も著しく劣化することになる。この劣化原因の一例を図 56 で説明する。

【0029】すなわち、図 56 において、情報処理装置内部に存在する発振器 7002 からの発振器信号はそのまま信号 7005、もしくは発振器信号 7003 が増幅器 7004 によって増幅されて信号 7006 として、機

報処理装置内に挿入された無線端末7001の送信部に混入し、それが所望信号7012と共に送信用のミキサ（周波数変換器）7007にて高周波信号に周波数変換されて増幅器7009、アンテナ7011から無線基地局に向けて送信されてしまうものである。

【0030】これらの問題を解決するには、図53の無線端末2002と情報処理装置2001内部の発振器2004、増幅器2005とを情報処理装置2001内部のシールドによって分離することが考えられる。しかし、シールドによって完全に電波干渉が防げるわけではなく、さらに、シールド効果を上げれば上げるだけシールド部分が大きくなり、情報処理装置2001の寸法が大きくなると共に、シールド材料により情報処理装置2001の高価格化を招く結果となり、シールドのみにより改善を図ることは得策ではない。

【0031】（5）また、小型情報処理装置は、データを共有化したりするためにネットワークに接続して用いることがある。この場合、大量のデータを自分の情報処理装置にではなく、他の所に残しておき、必要となったときにその一部を持ってくるなどの運用が可能となる。このため、情報処理装置などで大量のデータを扱う場合などにおいては、その情報処理装置をネットワークシステムに接続して使用することが好ましい。

【0032】従来、このようなネットワークシステムとしてはLANや電話回線を用いた外部のデータベースが用いられており、図57に示すように、有線ケーブル703により情報処理装置701をホストコンピュータ702と接続していた。有線ケーブルとしては、同軸ケーブルや光ファイバケーブルなどを使用される。

【0033】しかし、最近の情報処理装置は小型化が進み、携帯可能に構成されており、その特徴である移動性を活用するためには、有線ケーブル703が妨げとなってしまう。

【0034】上記の問題点を改善するために有線ケーブル702を用いる代わりに、無線により接続することが考えられる。この場合、適当な位置に基地局を配置することによって、どの位置においても回線接続することが可能となる。また、現在の情報処理装置701では無線部を持っていないため、通信のための無線部を外部に取り付けなければならない。図58に示すように、最近のパーソナルコンピュータや携帯情報端末などの情報処理装置などでは、回線接続のためのカードスロット805を持っており、ここにカード無線機802を差し込んで用いることが考えられる。しかし、このような無線による回線接続を行う場合には、前述したように、情報処理装置からでるノイズが通信の妨げとなる場合がある。

【0035】これらの対策としては通信部分を別に作り、コンピュータや携帯情報端末などからできるだけ離しノイズの影響を受けにくい位置に無線部をおく方法が

情報端末などに入れて用いる場合には、内部ノイズの影響を受けないようにアンテナ部分を外部に出すなどの対策が必要となる。しかし、アンテナ部分だけを外部に出した場合、そこだけが突起物となるために、外観を損ねたり、破損しやすくなる。このため、完全内蔵型で、ノイズの影響の受けにくいアンテナが望まれている。

【0036】（6）また、最近では、ワープロ・パソコンなどの情報処理装置の拡張スロットに挿入して使用されるICカードが広く普及しているが、これらICカードとして、無線通信機能を持つ無線カードは、移動中でも通信できる、有線のようにケーブルで接続する必要がない、などの利点を持つため要求が高まっている。

【0037】ところが、情報処理装置内部のメモリなどで用いられているクロック周波数およびその整数倍の周波数が、無線カード内の受信回路の受信フィルタの帯域内の周波数にあたった場合には、前述したように、クロックに起因する信号が受信回路に干渉を与え、受信障害が起こることがある。このため、無線カードでは実際上安定した受信を行うことは困難である。

【0038】

【発明が解決しようとする課題】

（1）上記の従来の技術では、情報処理装置とPCカード方式の無線通信装置を接続して情報通信を無線回線を介して行う場合には、情報処理装置で発生する不要輻射が無線通信周波数帯域内にも寄与しそれが所望の無線通信に対して妨害波として機能し所望の無線通信品質、例えば信号対雑音比や誤り率などが満足しないことや、無線通信装置が情報処理装置で発生する不要輻射に対して所望の無線通信品質、例えば信号対雑音比や誤り率などを満足するように対策した設計がされていなく、無線通信が困難または不可能となることが多かった。このため、情報処理装置とPCカード方式の無線通信装置とを接続して使用することが困難または不可能であった。

【0039】第1発明は、情報処理装置とPCカードのような無線通信装置とを接続してしようする場合に、無線通信周波数帯域内への不要輻射による影響を回避できるようにして、所望の無線通信品質を得ることができる情報処理装置を提供することを目的とする。

【0040】（2）また、上述したように、無線通信端末がより薄型化することにより、情報処理装置にスロットを設け、スロット内に無線通信端末を挿入して外部とのデータ通信を行う場合には、情報処理装置の処理に伴い内部で発生する電波環境の変動が、無線通信端末にとっての干渉信号となりうる。すなわち、所望信号に対しこれら干渉信号が重畳することにより無線通信端末の受信特性が劣化するという問題がある。

【0041】第2の発明は、情報処理装置の内部的な電波環境の変化が無線通信端末にとって干渉信号となる場合、所望信号受信時刻に合わせて干渉信号の発生を抑制

干渉信号による通信品質の劣化を回避することが可能な情報処理装置および無線通信装置並びにそれら装置を使用した無線通信システムを提供することを目的とする。

【0042】(3) また、上述したように、情報処理装置内に無線通信機能を設けた場合や無線通信機能を持った小形の無線カード端末を情報処理装置のカードスロットに挿入することによって無線通信を行う場合は、情報処理装置内の不要輻射が、無線部のアンテナや回路基板上の信号線などを介して無線回路に混入し、特に無線周波数帯に混入した場合には、無線通信ができなくなる恐れがあるという問題点があった。また、これらの不要輻射を抑圧するために回路基板上の個々の部品や回路基板上の配線、その他の機能ユニットとの接続線など、不要輻射に寄与する信号が存在する全ての部分に、シールドを設けることは現実的に不可能であった。

【0043】第3の発明は、上述した情報処理装置内の不要輻射が無線通信機能に干渉を与えないように情報処理装置内で使用される基準信号周波数の値を制御できるようにし、良好な無線通信を行うことのできる情報処理装置を提供することを目的とする。

【0044】(4) また、上述したように、無線端末を内蔵する従来の情報処理装置においては、情報処理装置内部に存在する、クロック発振器や熱雑音が無線端末へ干渉し、無線端末への受信信号に干渉した場合には無線端末の受信性能の劣化を招き、送信部、送信信号に干渉した場合には、送信性能の劣化を招いていた。

【0045】第4の発明は、情報処理装置から発生されるスプリアス信号や雑音を減衰できるようにし、無線信号の送受信への影響を防止することができる情報処理装置を提供することを目的とする。

【0046】(5) また、上述したように、従来では、通信するためのアンテナをコンピュータや携帯情報端末などからのノイズの影響を受けにくい位置に装備しなければならないという問題点があった。

【0047】第5の発明は、情報処理装置からのノイズの影響を無線通信装置内の機構で除去できるようにし、完全内蔵型でノイズの影響を受けにくいアンテナを実現することが可能な無線通信装置を提供することを目的とする。

【0048】(6) また、上述したように、従来の無線カードでは、情報機器の拡張スロットに挿入したときにクロックに起因する信号が受信回路に与えられ、受信障害が起こることがあるという欠点があった。

【0049】第6の発明は、情報処理装置の拡張スロットに挿入した場合にも、安定した受信を行うことのできる無線通信装置およびそれを使用する情報処理装置を提供することを目的とする。

【0050】

【課題を解決するための手段】

理装置において、前記無線通信装置の通信期間に同期して前記情報処理装置内の所定機能ブロックの動作を停止させるよう制御し、または前記情報処理装置の情報処理動作期間に同期して前記無線通信装置内の通信処理に関連する所定機能ブロックの動作を停止させるよう制御する制御手段を具備することを特徴とする。

【0051】特に、無線通信装置で無線通信を行う期間においては、前記信号伝送手段を用いて無線通信装置から情報処理装置内のクロック信号発生手段、情報処理手段、制御手段の少なくとも一部の動作の停止を命じることが好ましい。また、時分割多重方式若しくは時分割二重方式の無線通信システムで使用する無線通信装置が無線通信を行う期間においては、前記情報処理装置内のクロック信号発生手段の情報処理手段の制御手段の少なくとも一部の動作を停止させた期間(A)と無線通信を行わない期間(B)との比 $[B / (A + B)]$ に基づきクロック信号発生手段、情報処理手段、制御手段の少なくとも一部をその逆数倍 $[(A + B) / B]$ の動作速度で動作させることが有効である。また、情報処理装置の動作を停止した期間に無線通信の相手側からあらかじめ無線通信を行う双方で情報パターンを認識している基準信号を送信し、この送信信号を前記無線通信装置で受信し、その受信信号を無線通信装置に備えられ記憶手段に記憶することが好ましい。また、情報処理装置の情報処理手段、制御手段、クロック信号発生手段を別々に時間的に独立に動作させ、前記基準信号に対するそれぞれの手段の動作状態における無線通信装置の受信信号と前記記憶手段に記憶された受信信号とを比較し、所望の無線通信品質を満足することを判定することにより無線通信が不可能となる情報処理装置内の情報処理手段、制御手段、クロック信号発生手段を判別しても良い。この場合、情報処理装置の動作状態における基準信号の送信電力を変化させ無線通信装置の受信信号電力レベルが異なる条件とし、この受信信号電力レベルに対して、無線通信が不可能となる情報処理装置の情報処理機能ブロック、若しくは、制御機能ブロック、若しくは、クロック信号発生装置を判別し、情報処理装置または無線通信装置における記憶情報にその情報を記憶しておくことが有効である。

【0052】(2) 第2の発明は、無線通信装置が接続可能な情報処理装置において、前記無線通信装置が受信する所望信号の電界強度情報と前記情報処理装置内において任意の処理の実行に起因して発生する干渉信号についての電界強度情報とを対応させて保持する手段と、該所望信号と該干渉信号の双方の電界強度情報とに従って、前記無線通信装置の通信動作に影響する前記情報処理装置内の処理を制御する手段とを具備することを特徴とするものである。

【0053】(3) 第3の発明は、無線通信装置が接続可能な情報処理装置において、基準信号発生手段と、該

準信号を分周する手段と、前記無線通信装置によって送受信される無線信号と前記分周手段から出力される特定周波数の出力信号との相対周波数により生ずる信号干渉が低減されるよう前記前記分周手段の分周数を変更する手段と、この変更手段により変更された前記分周手段の出力信号に同期して情報処理動作を行う情報処理手段とを具備することを特徴とするものである。

【0054】(4) 第4の発明は、情報処理装置とそれに接続して使用される無線通信装置とを含む無線通信システムにおいて、前記無線通信装置が他の無線通信装置との間で行う時分割多重通信で使用される送受信のためのタイムスロットに応じて、前記情報処理装置の動作を停止する手段を具備することを特徴とするものである。

【0055】また、無線基地局と無線通信装置との通信時に、基地局側から無線通信装置側に対して、無線基地局から無線通信装置へ送信される次のスロット、もしくは無線通信装置から無線基地局へ送信される次のスロットの送信時刻を指定する手段を備えることを特徴とする。さらに、無線基地局と前記無線通信装置との通信時に、無線通信装置側から基地局側に対して、無線基地局から無線通信装置へ送信される次のスロット、もしくは無線通信装置から無線基地局へ送信される次のスロットの送信時刻を指定する手段を備えることを特徴とする。

【0056】(5) 第5の発明は、情報処理装置に接続して使用される無線通信装置内に、前記情報処理装置から発生されるノイズを検知するノイズ検知手段と、前記情報処理装置からのノイズによって前記無線通信装置の無線通信動作に影響が及ばないように、前記ノイズ検知手段によって検知されたノイズレベルまたはノイズの到来方向に従って電波環境を変更する手段とを具備したものである。

【0057】また、無線通信装置には複数のアンテナを設けておき、無線通信装置を電話もしくは無線呼出装置などのように単体として用いる場合にはダイバーシチ受信を行い、情報処理装置に接続して無線データ通信を行う場合には複数のアンテナの一部をノイズ検出用アンテナとして用いることが好ましい。さらに、それら複数のアンテナにそれぞれ対応させて複数の位相器を設け、無線通信装置を単体で使用する場合には固定位相で通信し、情報処理装置に接続して無線データ通信を行う場合には位相量を動的に変更することが望ましい。

【0058】(6) 第6の発明は、所定周波数のクロックを用いて動作する1以上の回路を含む情報処理装置に接続して使用可能な無線通信装置において、前記情報処理装置内の一部の回路機能の全部あるいは一部を代行できる回路と、無線通信装置が無線受信動作を行うときは、前記情報処理装置の一部の回路へのクロックの供給を停止し、その機能の全部あるいは一部を代行できる回路には、前記無線通信装置の受信回路に干渉を与える可

供給する手段とを具備することを特徴とするものである。

【0059】

【作用】

(1) 第1の発明の構成によれば、無線通信装置の動作状態に基づいた情報処理装置内の所定機能ブロックの動作制御、または情報処理装置の動作状態に基づいた無線通信装置内の所定機能ブロックの動作制御を実行でき、例えば、無線通信動作中にそれに影響する情報処理動作を停止させるなどの制御が可能となる。

【0060】この構成により、従来では、情報処理装置とPCカード方式の無線通信装置を、例えばPCMCIA基準に準拠して接続し情報通信を無線回線を介して行う場合には、情報処理装置で発生する不要輻射が無線通信周波数帯域内にも寄与しそれが所望の無線通信に対して妨害波として機能し所望の無線通信品質、例えば信号対雑音比や誤り率などが満足しないことや、無線通信装置が情報処理装置で発生する不要輻射に対して所望の無線通信品質、例えば信号対雑音比や誤り率などを満足するように対策した設計がされておらず、情報処理装置とPCカード方式の無線通信装置とを接続して使用することが困難または不可能であったが、その問題を解決できる。

【0061】このため、情報処理装置と無線通信装置との接続が容易となり国際基準となるPCMCIA規格に基づいているため、情報処理装置の種類と無線通信装置の種類に制約がなく、無線通信装置の無線通信周波数や情報伝送速度が自由に選択でき、情報処理装置の置かれた位置においてサービスされている無線通信システムを利用できるため、情報処理装置の位置に対する制約が非常に小さく汎用性が大きくなる。

【0062】(2) 第2の発明の構成によれば、無線通信装置が本来受信すべき所望信号の受信電界強度と、情報処理装置内で発生する干渉波の電界強度とから、良好な通信特性の確保に問題となる情報処理装置内の処理のみが制御対象とする。すなわち、情報処理装置内で実行される処理に応じて、その情報処理装置内で発生する干渉波の電界強度は異なる。ここで情報処理装置内の処理操作とは、例えば、RAMのリフレッシュ動作やアクセスシーケンス、並びにキーボード読み込みシーケンス等、通常の情報処理動作のことを示す。

【0063】実際の通話品質の劣化に問題となる干渉波電界強度は、所望信号の受信電界強度との比で決めることができる。一般に無線通信装置は電界強度の比(すなわちS/N)がある一定値以上でないと受信誤り率特性が劣化する。例えば、データ伝送に要求される伝送品質として誤り率 1×10^{-3} を達成する所要Eb/N0値は、QPSK同期検波の場合Eb/N0 = 10dBである。したがって、同システムにおいてチャネル選択フ

$N \geq 13 \text{ dB}$ であることが良好な通信特性の確保に必要である。第2発明では無線通信装置に入力する所望信号の電界強度情報と、干渉波の電界強度情報とから無線通信装置の S/N 劣化を算出し、算出した S/N 値が所定値以下である場合、該当する処理操作を非実行とする。

【0064】また、所望信号の電界強度は基地局との距離に応じて変化する。本第2発明では所望信号の電界強度情報を記憶手段に保持しておき、一定時刻後、または情報処理装置の変更の度に所望信号の電界強度情報を更新することが可能である。

【0065】また、干渉波の電界強度は無線通信装置を接続する情報処理装置の種類によっても異なる。本第2発明では、干渉波の電界強度情報を保持する記憶手段を持ち、無線通信装置を情報処理装置に接続する際、情報処理装置の種類に応じ、干渉信号の電界強度情報を更新することが可能である。

【0066】以上より、本第2発明によれば、情報処理装置の発する干渉波の電界強度と、無線通信端末の所望信号の電界強度の比に応じて、情報処理の実行、非実行のいずれかを決定できるため、干渉波による受信品質の劣化を回避することが可能である。また、所望信号の電界強度が大きい場合には、情報処理装置の処理のうち一部の選択された処理に関してのみ実行を制御するため、通信中に処理機能が全て停止することはない。また、電界強度情報は必要に応じて読みだし書き換えが自由に行えるため、接続する情報処理装置の種類や、場所を問わず良好な通信が可能となる。

【0067】(3) 第3発明の構成によれば、少なくとも無線通信装置が無線通信を行う時間帯には、無線通信装置によって送受信される無線信号と分周手段から出力される特定周波数の出力信号との相対周波数により生ずる信号干渉が低減されるように前記分周手段の分周数が制御される。これにより、例えば、基準信号の周波数およびその整数倍の周波数、すなわち基準信号の高調波信号が、無線通信を行うための無線周波数と一致しないように、基準信号を生成する分周回路の分周数を変更することにより、情報処理装置内の基準信号およびその高調波信号の不要輻射が、無線周波数に干渉を与えないようにすることができる。したがって、基準信号およびその高調波信号の不要輻射が存在する情報処理装置内に無線通信機能を備えても、これら不要輻射の影響を受けず、安定な無線通信を行うことができる。

【0068】(4) 第4発明の構成によれば、情報処理装置が発生する雑音、干渉波が少ない時に限って無線通信装置が送受信を行うため、情報処理端末からの電波干渉を受けることなく良好に無線通信を行うことが出来るという作用がある。また、予め、無線端末と無線基地局との間で、基地局から送信される送信スロットの送信時刻についての情報のやり取りを行っているため、より効率的な無線通信が可能となる。

【0069】(5) 第5発明の構成によれば、無線通信装置がコンピュータや携帯情報端末などの情報処理装置からのノイズを検知するための機構を持ち、ノイズを検知するための機構がノイズのレベルと到来方向を検知し、各アンテナを励振するための位相量を調節することなどにより、ノイズ方向に対してヌル点を作ることにより、ノイズの影響を受けずに良好な通信状態を確保することができる。

【0070】(6) 第6発明の構成によれば、情報処理装置本体の一部の回路へのクロックの供給を停止し、上記の機能の全部あるいは一部を代行できる無線通信装置内の回路には、受信回路に干渉を与える可能性の小さいクロック周波数を無線通信装置内で発生し供給する機能によって、受信障害の原因となるクロック周波数あるいはその整数倍の周波数の発生を抑えることにより、安定な受信を行うことができる。

【0071】

【実施例】

(1) 図1は本第1発明の第1の実施例を示すブロック図である。まず、図1を用いて本発明の第1実施例の動作原理を説明する。

【0072】携帯型パーソナルコンピュータや携帯型情報端末などの情報処理装置101は、その情報処理装置101の制御を行う制御部105と、情報処理を行う情報処理部104を備えている。情報処理装置101に接続して使用されるセソカードなどからなる無線通信装置102は、無線通信を行う無線通信部107と、無線通信装置102の制御を行う制御部106と、電波を送信または受信するアンテナ108を備えている。情報処理装置101と無線通信装置102とは信号伝送部103を介して接続される。信号伝送部103は、例えばパーソナルコンピュータのPCカードスロット内に設けられたコネクタの信号伝送ラインであり、情報処理装置101の制御部105と無線通信装置102の制御部106とを接続する。

【0073】情報処理装置101と無線通信装置102とを接続しない状態では、情報処理装置101は通常通りの情報処理機能を有しており、また、無線通信装置102も無線通信機能を有している。情報処理装置101と無線通信装置102とを接続した状態では、情報処理装置101から無線通信装置102には、無線通信部107を制御する信号と、情報処理装置101内の情報信号とを送ることが可能となる。また、無線通信装置102から情報処理装置101には、情報処理部104を制御する信号と、無線通信装置102内の情報信号とを送ることが可能となる。

【0074】情報処理装置101の情報処理部104は、無線通信装置102からの制御信号によりその動作、例えば、情報処理部104の動作停止や動作速度の増減および制御される。また、情報処理装置101の結

報信号を無線通信装置 102 に伝送することにより、情報処理装置 101 内の情報信号を無線にて外部と通信することが可能となる。

【0075】無線通信装置 102 の無線通信部 107 は、情報処理装置 101 からの制御信号によりその動作、例えば、無線通信部 107 の動作停止や動作速度の増減などが制御される。また、無線通信装置 102 の情報信号を情報処理装置 101 に伝送することにより、無線通信装置 102 がアンテナ 108 で受信した信号を情報処理装置 101 に送ることが可能となり、加えて、無線通信装置 102 の制御部 106 では情報信号の信号処理速度が不足する場合には、信号処理速度が無線通信装置 102 の制御部 106 よりも速い情報処理装置 101 の制御部 105 で情報信号の信号処理を行うことが可能となり、例えば、データ伝送などの際の符号化などを容易に行うことができる。

【0076】また、図 2 に示すように、情報処理装置 101 の制御部 105 と無線通信装置 102 の無線通信部 107 とを信号伝送部 103 を介して接続する構成としてもよく、この場合にも本発明の第 1 実施例の本質を何等損なうことはない。さらに、図 3 に示すように、情報処理装置 101 の情報処理部 104 と無線通信装置 102 の制御部 106 とを信号伝送部 103 を介して接続する構成としてもよく、この場合にも本発明の第 1 実施例の本質を何等損なうことはない。

【0077】図 4 は本発明の第 2 の実施例を示すブロック図である。図 4 を用いて本発明の第 2 実施例の動作原理を説明する。

【0078】情報処理装置 101 は、情報処理装置 101 の制御を行う制御部 105 と、情報処理を行う情報処理部 104 と、クロック信号を発生するのクロック信号発生装置 109 を備えている。無線通信装置 102 は、本発明の第 1 実施例と同じ構成である。

【0079】情報処理装置 101 と無線通信装置 102 とは信号伝送部 103 を介して接続される。信号伝送部 103 は情報処理装置 101 の制御部 105 と無線通信装置 102 の制御部 106 とに接続されている。情報処理装置 101 と無線通信装置 102 とを接続しない状態の動作原理は本発明の第 1 実施例と同じである。情報処理装置 101 と無線通信装置 102 とを接続した状態では、情報処理装置 101 から無線通信装置 102 には、無線通信部 107 を制御する信号と、情報処理装置 101 内の情報信号とを送ることが可能となる。また、無線通信装置 102 から情報処理装置 101 には、クロック信号発生装置 109 の制御を行う信号と、無線通信装置 102 内の情報信号とを送ることが可能となる。

【0080】情報処理装置 101 のクロック信号発生装置 109 は、無線通信装置 102 からの制御信号によりその動作、例えば、クロック信号発生装置 109 のクロ

増減などを制御される。情報処理装置 101 内の情報信号を無線通信装置 102 に伝送する場合の動作原理や、無線通信装置 102 の無線通信部 107 に制御信号を送送する場合の動作原理、および無線通信装置 102 内の情報信号を情報処理装置 101 に伝送する場合の動作原理は本発明の第 1 実施例と同じである。

【0081】また、図 5 に示すように、情報処理装置 101 の制御部 105 と無線通信装置 102 の無線通信部 107 とを信号伝送部 103 を介して接続する構成としてもよく、この場合にも本発明の第 2 実施例の本質を何等損なうことはない。さらに、図 6 に示すように、情報処理装置 101 の情報処理部 104 と無線通信装置 102 の制御部 106 とを信号伝送部 103 を介して接続する構成としてもよく、この場合にも本発明の第 2 実施例の本質を何等損なうことはない。

【0082】図 7 は本発明の第 3 の実施例を示すブロック図である。図 7 を用いて本発明の第 3 実施例の動作原理を説明する。

【0083】情報処理装置 101 は、情報処理装置 101 の制御を行う制御部 105 と、第 1 番目の情報処理機能ブロック 110 から第 m 番目の情報処理機能ブロック 111 までの m 個の情報処理機能ブロックを備えている。ここで、m は 1 以上の整数とする。無線通信装置 102 は、本発明の第 1 実施例と同じ構成である。

【0084】情報処理装置 101 と無線通信装置 102 とは信号伝送部 103 を介して接続される。信号伝送部 103 は情報処理装置 101 の制御部 105 と無線通信装置 102 の制御部 106 とに接続されている。情報処理装置 101 と無線通信装置 102 とを接続しない状態の動作は本発明の第 1 実施例と同じである。情報処理装置 101 と無線通信装置 102 とを接続した状態では、情報処理装置 101 から無線通信装置 102 には、無線通信部 107 を制御する信号と情報処理装置 101 内の情報信号とを送ることが可能となる。また、無線通信装置 102 から情報処理装置 101 には、第 1 番目の情報処理機能ブロック 110 から第 m 番目の情報処理機能ブロック 111 までの任意の 1 以上の情報処理機能ブロックの制御を行う信号と、無線通信装置 102 内の情報信号を送ることが可能となる。

【0085】情報処理装置 101 の第 1 番目の情報処理機能ブロック 110 から第 m 番目の情報処理機能ブロック 111 の任意の情報処理機能ブロックは、無線通信装置 102 からの制御信号によりその動作、例えば、動作停止や動作速度の増減などが制御される。情報処理装置 101 内の情報信号を無線通信装置 102 に伝送する場合の動作原理や、無線通信装置 102 の無線通信部 107 に制御信号を送送する場合の動作原理、および無線通信装置 102 内の情報信号を情報処理装置 101 に伝送する場合の動作原理は本発明の第 1 実施例と同じであ

【0086】また、図8に示すように、情報処理装置101の制御部105と無線通信装置102の無線通信部107とを信号伝送部103を介して接続する構成としてもよく、この場合にも本発明の第3実施例の本質を何等損なうことはない。さらに、図9に示すように、情報処理装置101の各情報処理機能ブロックと無線通信装置102の制御部106とを信号伝送部103を介して接続する構成としてもよく、この場合にも本発明の第3実施例の本質を何等損なうことはない。

【0087】図10～図12は本発明の第1の動作制御を示すタイムチャートである。図10～図12のタイミングチャートは、情報処理装置101と無線通信装置102の構成が図1から図3の場合に適用できる。

【0088】図10～図12において、横軸は時間であり、縦軸は各部の動作状態を表している。まず、無線通信装置102の無線通信部107は時刻 t_1 で動作を開始し、時刻 t_2 で動作を終了する。時刻 t_3 では再び動作を開始する。時刻 t_1 から時刻 t_2 まで期間（以下、期間Aと記す）では無線通信装置102は無線通信機能を有する。時刻 t_2 から時刻 t_3 までの期間（以下、期間Bと記す）では無線通信装置102の無線通信部107は無線通信機能を有さない。情報処理装置101の制御部104、または、情報処理部105は情報処理装置101が通常の状態で作動する場合の動作速度の $((A+B)/B)$ 倍の動作速度で動作する機能を有している。情報処理装置101の制御部104と情報処理部105のいずれか一方、またはこの両方の部は期間Aでは動作を停止し、期間Bでは動作する。この動作原理では期間Bで情報処理装置101の制御部104、または、情報処理部105、または、この両方の部を通常動作速度で動作させた場合には、情報処理装置101単体で情報処理するよりも $(B/(A+B))$ 倍だけ情報処理速度が小さくなるため、情報処理装置101の制御部104、または、情報処理部105、または、この両方の部を期間Bでは $((A+B)/B)$ 倍で動作させることにより、情報処理装置101において無線通信を行わない場合の情報処理速度を損なうことなく、無線通信を行うことが可能となる。

【0089】図13は本発明の第2の動作制御を示すタイムチャートである。このタイミングチャートは、情報処理装置101と無線通信装置102の構成が図4から図6の場合に適用できる。

【0090】図13において、横軸は時間であり、縦軸は各部の動作状態を表している。まず、無線通信装置102の無線通信部107の動作原理は図10と同じである。情報処理装置101のクロック信号発生装置109は情報処理装置101が通常の状態で作動する動作速度の $((A+B)/B)$ 倍の動作速度で動作する機能を有している。情報処理装置101のクロック信号発生装置

る。この動作原理では期間Bで情報処理装置101のクロック信号発生装置109を通常動作速度で動作させた場合には、情報処理装置101単体で情報処理するよりも $(B/(A+B))$ 倍だけ情報処理速度が小さくなるため、情報処理装置101のクロック信号発生装置109を期間Bでは $((A+B)/B)$ 倍で動作させることにより、情報処理装置101において無線通信を行わない場合の情報処理速度を損なうことなく、無線通信を行うことが可能となる。

【0091】図14は本発明の第3の動作制御を示すタイムチャートである。このタイミングチャートは、情報処理装置101と無線通信装置102の構成が図7から図9の場合に適用できる。

【0092】図14において、横軸は時間であり、縦軸は各部の動作状態を表している。無線通信装置102の無線通信部107の動作原理は図10と同じである。情報処理装置101の第1番目の情報処理機能ブロック110から第 m 番目の情報処理機能ブロック111は情報処理装置101が通常の状態で作動する動作速度の $((A+B)/B)$ 倍の動作速度で動作する機能を有している。情報処理装置101の第1番目の情報処理機能ブロック110から第 m 番目の情報処理機能ブロック111までの m 個の情報処理機能ブロックの中の任意の複数の情報処理機能ブロックは期間Aでは動作を停止し、期間Bでは動作する。この動作原理では期間Bで情報処理装置101の第1番目の情報処理機能ブロック110から第 m 番目の情報処理機能ブロック111までの m 個の情報処理機能ブロックの中の任意の複数の情報処理機能ブロックを通常動作速度で動作させた場合には、情報処理装置101単体で情報処理するよりも $(B/(A+B))$ 倍だけ情報処理速度が小さくなるため、情報処理装置101の第1番目の情報処理機能ブロック110から第 m 番目の情報処理機能ブロック111までの m 個の情報処理機能ブロックの中の任意の複数の情報処理機能ブロックを期間Bでは $((A+B)/B)$ 倍で動作させることにより、情報処理装置101において無線通信を行わない場合の処理速度を損なうことなく、無線通信が可能となる。

【0093】図15は本発明の第4実施例を示すブロック図であり、また図17はその動作制御を示すタイミングチャートである。図17の横軸は時間であり、縦軸は各部の動作状態を表している。これらの図を用いて本発明の第4の実施例の動作原理を説明する。

【0094】情報処理装置101の構成は本発明の第1実施例と同じである。無線通信装置102は無線通信装置102の制御を行う制御部106と、無線通信を行う無線通信部107と、電波の送信または受信を行うアンテナ108と、情報を記憶する記憶装置113を備えている。情報処理装置101と無線通信装置102とは

【0095】まず、時刻 t_1 から時刻 t_2 ($t_2 > t_1$) の間（以下、期間 T_1 と記す）では無線通信装置 102 と図示していない無線通信の相手側だけが動作しており情報処理装置 101 を構成する全ての機能ブロックは動作していない。この期間 T_1 において、無線通信を行う無線通信装置 102 と図示していない無線通信の相手側の双方が予めデータ系列を認識している基準信号パターンを用いて無線通信を行い、この受信信号パターンを無線通信装置 102 の記憶装置 113 にリファレンス受信信号パターンとして記憶する。次に、時刻 t_3 から時刻 t_4 ($t_4 > t_3$) の間（以下、期間 T_2 と記す）では無線通信装置 102 と図示していない無線通信の相手側と情報処理装置 101 の第 1 番目の情報処理機能ブロックが動作している。この期間 T_2 において、無線通信を行う無線通信装置 102 と図示していない無線通信の相手側の双方が予めデータ系列を認識している基準信号パターンを用いて無線通信を行い、この受信信号パターンと先に無線通信装置 102 の記憶装置 113 に記憶しておいたリファレンス受信信号パターンとの比較を行い、動作している情報処理機能ブロックが、所望の無線通信品質、例えば誤り率や信号対雑音比などを満足するかどうかを判定する。情報処理機能ブロックが動作している場合に所望の無線通信品質を満足するかどうかの判定結果を無線通信装置 102 の記憶装置 113 に記憶しておく。このように、順次、情報処理装置 101 の各情報処理機能ブロックを動作させ、上記判定手順を各情報処理機能ブロックに対して行う。最後に、時刻 t_{2m+1} から時刻 t_{2m+2} ($t_{2m+2} > t_{2m+1}$) の間（以下、期間 T_m と記す）では無線通信装置 102 と無線通信の相手側と情報処理装置 101 の第 m 番目の情報処理機能ブロック 111 が動作しており、この期間 T_m において上記判定手順を行う。以上の手順を行うことにより、全ての情報処理機能ブロックに対してそれが動作する場合に所望の無線通信品質を満足できるかどうかの判定結果が無線通信装置 102 の記憶装置 113 に記憶される。

【0096】また、図 17 のタイムチャートの代りに図 18 のタイムチャートを利用してもよく、この場合にも本発明の第 4 の実施例の本質を何等損なうことはない。この場合の動作原理を説明する。図 18 の横軸は時間であり、縦軸は各部の動作状態を表している。

【0097】まず、時刻 t_1 から時刻 t_2 ($t_2 > t_1$) の間（以下、期間 T_1 と記す）の動作原理は図 17 の場合と同じである。次に、時刻 t_3 から時刻 t_4 ($t_4 > t_3$) の間（以下、期間 T_2 と記す）では無線通信装置 102 と図示していない無線通信の相手側と情報処理装置 101 の任意の複数の情報処理機能ブロックが動作している。この期間 T_2 において、無線通信を行う無線通信装置 102 と図示していない無線通信の相手側の双方が予めデータ系列を認識している基準信号パ

先に無線通信装置 102 の記憶装置 113 に記憶しておいたリファレンス受信信号パターンとの比較を行い、動作している情報処理機能ブロックが、所望の無線通信品質、例えば誤り率や信号対雑音比などを満足するかどうかを判定する。情報処理機能ブロックが動作している場合に所望の無線通信品質を満足するかどうかの判定結果を無線通信装置 102 の記憶装置 113 に記憶しておく。但し、情報処理装置 101 の任意の複数の情報処理機能ブロックは同じタイミングでは動作しない。例えば、時刻 t_3 から時刻 t_{31} ($t_3 < t_{31} < t_4$) の間では情報処理装置 101 の第 1 番目の情報処理機能ブロックだけが動作し、時刻 t_{31} から時刻 t_{32} ($t_{31} < t_{32} < t_4$) の間では情報処理装置 101 の第 2 番目の情報処理機能ブロックだけが動作し、時刻 t_{32} から時刻 t_4 の間では情報処理装置 101 の第 3 番目の情報処理機能ブロックだけが動作する。各情報処理機能ブロックが動作する場合に無線通信品質を満足するかどうかを判定するのに必要な時間が各情報処理機能ブロックによって異なる場合が多いため、このような方法を用いることで情報処理装置 101 の各情報処理機能ブロックが動作する場合に無線通話品質を満足するかどうかを判定するのに必要な時間を短縮することが可能となる。このように、順次、情報処理装置 101 の情報処理機能ブロックを動作させ、最後に、時刻 t_{2l+1} から時刻 t_{2l+2} ($t_{2l+2} > t_{2l+1}$) の間（以下、期間 T_l と記す）（但し、 l は 1 以上 m 以下の整数）においても上記判定手順を行う。以上の手順を行うことにより、全ての情報処理機能ブロックに対して各情報処理機能ブロックが動作する場合に所望の無線通信品質を満足するかどうかの判定結果を無線通信装置 102 の記憶装置 113 に記憶できる。また、情報処理装置 101、および、無線通信装置 102 の構成は、図 16 に示すように、情報処理装置 101 は情報処理装置 101 を制御する制御部 105 と、情報処理を行う情報処理機能ブロック 104 と、情報を記憶する記憶装置 112 を備える構成としてもよく、この場合にも判定結果を記憶装置 112 に記憶することができるので、本発明の本質を何等損なうことはない。さらに、情報処理装置 101、および、無線通信装置 102 の構成を図 2 から図 9 に示す構成で情報処理装置 101 に情報を記憶する記憶装置 112 を追加する構成、または、無線通信装置 102 に情報を記憶する記憶装置 113 を追加する構成としてもよく、この場合にも本発明の本質を何等損なうことはない。

【0098】図 19 は本発明の他の動作制御処理を示すフローチャートである。このフローチャートは、情報通信装置 101、および、無線通信装置 102 の構成は図 15、および、図 16、および、図 2 から図 9 に示す構成で情報処理装置 101 に情報を記憶する記憶装置 112 を追加する構成、または、無線通信装置 102 に情報

できる。

【0099】まず、情報処理装置101の動作を停止状態にし、無線通信装置102と図示していない無線通信の相手側、例えば、無線通信システムの基地局などとの間で、データ系列を予め無線通信の双方で認識している基準信号パターンを用いて無線通信を行い、無線通信装置102の置かれた電波環境における受信信号の受信電力レベルや無線通信品質、例えば誤り率や信号対雑音比などを試験し、これを無線通信装置102の記憶装置113にリファレンス受信信号パターンとして記憶する(ステップA1~A3)。

【0100】次に、情報処理装置101の第1番目の情報処理機能ブロックを動作させ上記の基準信号パターンを用いて無線通信装置102と図示していない無線通信の相手側との間で無線通信を行い、このときの受信信号パターンと無線通信装置102の記憶装置113に記憶しておいたリファレンス受信信号パターンとを比較する(ステップA4~A7)。そして、記憶装置113に受信レベルと判定結果を記憶する(ステップA8)。例えば、比較した結果、所望の無線通信品質、例えば誤り率や信号対雑音比などを満足しない場合には、無線通信装置102で無線通信を行う際には情報処理装置101内のこの情報処理機能ブロックに対して動作の停止を命ずる制御信号を生成し、無線通信装置102の記憶装置113に記憶する。

【0101】この手順を情報処理装置101内の全ての情報処理機能ブロックに対して行う(ステップA9、A10)。次に、無線通信装置102に対して図示しない無線通信の相手側の送信電力レベルなどを変化させ、無線通信装置102に対して異なる受信電力レベルとなる電波環境とし、上記の基準信号パターンを用いて無線通信を行い上記と同じ手順を繰り返す(ステップA11、A12)。この方法としては、例えば、本発明の図17や図18の方法などがある。

【0102】このように予め定めた全ての受信電力レベルに対して、無線通信を行う場合に所望の無線通信品質、例えば誤り率や信号対雑音比などを満足できない情報処理機能ブロックを無線通信装置102の記憶装置113に記憶しておく。無線通信装置102の記憶装置113に記憶される情報としては、例えば図20に示すようなものなどがある。

【0103】異なる電波環境、例えば無線通信装置102の位置が変化した場合などには、上記の手順を繰り返し、予め定めた全ての受信電力レベルに対して、無線通信を行う場合に所望の無線通信品質、例えば誤り率や信号対雑音比などを満足できない情報処理機能ブロックを無線通信装置102の記憶装置113に記憶しておく。電波環境の変化、例えば無線通信装置102の位置が変化したなどをモニターする手段としては、例えば、一定

い無線通信の相手側との間で無線通信を行う方法や無線通信装置102からリクエストしたときに上記手順を行う方法や図示していない無線通信の相手側からリクエストしたときに上記手順を行う方法などがある。

【0104】図21は本発明の第5実施例を示すブロック図であり、図23はそれに適用される動作制御処理を示すフローチャートである。これらの図を用いて本発明の第5の実施例について説明する。

【0105】情報処理装置101は、情報処理を行う情報処理部104と、情報処理装置101の制御を行う制御部105と、情報を出力する情報出力装置114と、情報を入力する情報入力装置115を備えている。無線通信装置102は本発明の第1実施例と同じ構成である。

【0106】まず、情報処理装置101の情報出力装置114、例えばディスプレイなどに出力されている情報処理装置101の機能を情報処理装置101の情報入力装置115、例えばキーボードやマウスなどを用いて選択する(ステップA21)。情報処理装置101の制御部105は情報処理装置101の情報入力装置115から入力された情報に基づき情報処理装置101の情報処理部104の機能を所望の情報処理機能、例えばパーソナルコンピュータやワードプロセッサとなるように制御する。次に、必要に応じて、情報処理装置101の情報出力装置114、例えばディスプレイなどに出力されている無線通信装置102の機能を情報処理装置101の情報入力装置115、例えばキーボードやマウスなどを用いて選択する(ステップA22、A23)。情報処理装置101の制御部105は情報処理装置101の情報入力装置115から入力された情報に基づき信号伝送部103と無線通信装置102の制御部106を介して無線通信装置102の無線通信部107の機能を所望の無線通信機能、例えばデジタル携帯電話やデジタルコードレス電話となるように制御する。上記手順を用いて情報処理装置101の情報処理機能と無線通信装置102の無線通信機能を選択した後に、例えば図19と図20に示す方法などで所望の無線通信品質、例えば誤り率や信号対雑音比などを満足するために無線通信を行う際に動作させる情報処理部と動作を停止する情報処理部とを判定する(ステップA24)。上記の方法によりソフトウェア的に情報処理装置101の各情報処理機能ブロックの動作を制御する(ステップA25、A26)。

【0107】また、情報処理装置101と無線通信装置102の構成が図22に示すように情報処理装置101は本発明の第1実施例と同じ構成で、無線通信装置102は無線通信装置102の制御を行う制御部106と、無線通信を行う無線通信部107と、電波の送信または受信を行うアンテナ108と、情報を出力する情報出力装置117と情報を入力する情報入力装置116を備

施例の本質を何等損なうことはない。さらに、情報処理装置 101 と無線通信装置 102 の構成が図 2 から図 9、および図 16 と図 17 の構成で、情報処理装置 101 は情報出力装置 114 と情報入力装置 115、または、無線通信装置 102 は情報出力装置 117 と情報入力装置 116 を加える構成としてもよく、この場合にも本発明の第 5 の実施例の本質を何等損なうことはない。この場合には上記の情報処理装置 101 と無線通信装置 102 の機能を選択する手順において、情報処理装置 101 の情報出力装置 114 と情報入力装置 115 と制御部 105 の代りに無線通信装置 102 の情報出力装置 117 と情報入力装置 116 と制御部 106 を用いる方法となり、無線通信装置 102 の制御部 106 が情報処理装置 101 の情報処理部 104 の機能と無線通信装置 102 の無線通信部 107 の機能を制御する構成となる。

【0108】また、図 24 のフローチャートで示す手順（ステップ A31～A36）のように、無線通信装置 102 の機能を先に選択し、情報処理装置 101 の機能を後に選択してもよく、この場合にも本発明の第 5 の実施例の本質を何等損なうことはない。

【0109】図 15 と図 16 を用いて本発明の第 6 の実施例の動作原理を説明する。

【0110】無線通信装置 102 の制御部 106 は無線通信装置 102 の動作状態、例えば、受信状態、送信状態、アイドル状態などを信号伝送部 103 を介して、情報処理装置 101 に通報する機能を有している。

【0111】情報処理装置 101 はこの通報に基づき、情報処理部 104 の各情報処理機能ブロックの動作を制御、例えば動作停止や動作速度の増減などを行う。情報処理装置 101 内の各情報処理機能ブロックを所望の無線通信品質、例えば誤り率や信号対雑音比などを満足する動作状態とする方法としては、例えば図 19 と図 20 に示すなどがある。また、情報処理装置 101 と無線通信装置 102 の構成がそれぞれ図 1 から図 9 と図 1 から図 9 の構成で情報処理装置 101 は情報を記憶する記憶装置 112 または無線通信装置 102 は情報を記憶する記憶装置 113 を加える構成としてもよく、この場合にも本発明の第 6 実施例の本質を何等損なうことはない。

【0112】以上のように、第 1 の発明によれば、情報処理装置 101 と例えば PC カード方式の無線通信装置 102 とを接続して無線回線を介して情報通信を行う場合に、無線通信周波数帯域内への情報処理装置 101 の不要輻射の影響を回避することができ、所望の無線通信品質、例えば信号対雑音比や誤り率などを満足して情報通信を行うことができる。

【0113】また、情報処理装置 101 と無線通信装置 102 とを接続して無線回線を介して情報通信を行うことにより、従来の有線回線を介して情報通信を行う場合と比較して情報処理装置 101 の位置の制約が非常に小

【0114】また、情報処理装置 101 と例えば PC カード方式の無線通信装置 102 との接続は国際標準である PCMCIA 規格に基づいているため、情報処理装置 101 の種類と無線通信装置 102 の種類に対する制約がなく、無線通信装置 102 の無線通信周波数や情報伝送速度が自由に選択でき、情報処理装置 102 の置かれた位置に置いてサービスされている無線通信システムを利用できるため、情報処理装置 102 の位置に対する制約が非常に小さく、汎用性が飛躍的に大きくなる。

【0115】（2）次に、第 2 発明の第 1 の実施例として、情報処理装置における処理抑制を実行するための制御手順について説明する。

【0116】この実施例では、無線通信装置が本来受信すべき所望信号の受信電界強度と、情報処理装置から発生される干渉波の電界強度とから、良好な通信特性の確保に問題となる情報処理装置の処理のみを制御対象とする。すなわち、情報処理装置の処理に応じて発生する干渉波の電界強度は異なる。図 30 に干渉波の周波数スペクトラムを示す。情報処理装置内の電波環境の変動を無線通信装置のアンテナで受信したとき、図示した 2 種類の干渉波が観察される。すなわち、白色性雑音 400 と CW 401 である。信号の電界強度は与えられた周波数帯域内の瞬時レベルの積分値で表すことができる。干渉波の電界強度を N とすると、 N は情報処理装置内の処理内容によって異なる。ここで処理とは、例えば、DRAM のリフレッシュ動作やアクセスシーケンス、並びにキーボード読み込みシーケンス等、通常の情報処理動作のことを指す。

【0117】無線通話品質などの劣化を引き起こす干渉波電界強度は、所望信号の受信電界強度との比で決めることができる。以下、図 31 を用いてこれを説明する。図 31 において所望信号 411 及び 413 の電界強度を S [dB μ] とし、干渉波 412, 414 の電界強度を N [dB μ] とする。 S 及び N は周波数 f_a から f_b までの、瞬時電界強度の積分値である。一般に無線通信装置は電界強度の比（すなわち S/N ）がある一定値以上でないとき受信誤り率特性が劣化する。例えば、データ伝送に要求される伝送品質として誤り率 1×10^{-3} を達成する所要 E_b/N_0 値は、QPSK—同期検波の場合は $E_b/N_0 = 10$ dB である。したがって、同システムにおいてチャネル選択フィルタに整合フィルタを用いた無線通信装置では、 $S/N \geq 13$ dB であることが良好な通信特性の確保に必要である。

【0118】この第 2 発明では、無線通信装置に入力する所望信号の電界強度情報と、干渉波の電界強度情報とから無線通信装置の S/N 劣化を算出し、算出した S/N 値が所定値以下である場合、該当する処理操作を非実行とする。すなわち、第 2 発明によれば、図 31 (a) のように干渉波に対し所望信号の電界強度が十分大きい

とが可能であるため、干渉波412を発生させる処理に対し、実行可能であると判定する。一方、図31(b)に示すように、干渉波の電界強度がおおきい場合には、干渉波414を発生させる処理に対し、実行不可であるとする。

【0119】図25に、第2発明に使用される基本的な制御手順のフローチャートを示す。

【0120】ここでは、干渉波の電界強度情報を記憶する記憶回路を用意する。干渉波はパーソナルコンピュータなどの情報処理装置における処理実行に起因して発生し、その電界強度は実行される処理によって異なる。したがって、記憶回路がRAM、ROMで構成される場合、処理ごとに異なるアドレスを持つのが良い。以下、本実施例の手順について説明する。

【0121】記憶回路に保持されたデータは必要に応じて読み出し、書換え、消去が可能であるが、本実施例では読み出しの例について述べる。

【0122】はじめに、記憶回路から読み出すデータのアドレス(i)を指定し、所望のデータ(ここでは、干渉波の電界強度情報)を読み出す(ステップB10)。つぎに、読み出された干渉波の電界強度($N_i[dB]$)と予め検出された所望信号の受信電界強度($S[dB]$)との差分値($S - N_i$)をとり、差分値と無線通信装置の設計とシステム側より決定される一定値xとの比較を行う(ステップS12)。算出された差分値が一定値より大きい場合には、所望信号の電界強度が十分大きいとみなし、所望信号受信時における処理iの実行は可能であると判定する(ステップB13)。一方、算出された差分値が一定値より小さい場合には、処理iの実行による受信品質の劣化が予測されるとし、所望信号受信時における処理iの実行は不可と判定する(ステップB14)。

【0123】ここで実行不可と判定された処理アドレス(i)は実行不可な処理情報として、別の記憶回路に保持する(ステップB15)。

【0124】最後に、現在の処理アドレス(i)とアドレス数(k)との値を比較し(ステップB16)、不一致の場合にはアドレス繰上げ($i = i + 1$)し(ステップB11)、新規データを用い再度本実施例の手順に従って処理する。

【0125】一方、現在の処理アドレス(i)とアドレス数(k)とが一致していたら、終了する。

【0126】一連の処理が終了したとき、記憶回路には所望信号受信時に同時に実行されてはならない処理の種類が記憶されている。これらの処理情報を、PCカードなどから構成される無線通信端末装置から情報処理装置へ知らせることにより、情報処理装置内において該当する処理の抑制が可能となる。

【0127】次に、図26を参照して、図25に示す制

装置の接続部の構成について説明する。

【0128】本構成例では所望信号の電界強度検出を無線通信装置が行い、干渉波の電界強度は情報処理装置が転送する場合で述べる。

【0129】アンテナで受信された無線信号の受信信号からは帯域制限フィルタ(バンドパスフィルタ)220によって所望帯域内の信号が取り出される。そして、帯域制限フィルタの後段に取り付けられた受信電界強度検出回路221の積分操作により、帯域内信号の振幅成分が検出され、それがADC(A-Dコンバータ)201でデジタル化された後、RAM、レジスタ等で構成された記憶回路222に保持される。このようにして受信電界強度情報を記憶回路222に保持しておくことにより、無線通信装置内に搭載されているクロック227により必要な場合に読み出すことができる。

【0130】一方、干渉波の電界強度情報は情報処理装置の無線通信端末接続部229から出力され、無線通信装置の情報処理接続部128を通じて無線通信装置へ入力される。ここで、情報処理接続部228は双方向バッファ、アドレスデコーダ、ラッチ等から構成できる。情報処理接続部228を通過した干渉波の電界強度情報は、処理アドレス(i)とデータ(N_i)とからそれぞれ構成されるk個のデータ系列である。これらは処理開始以前に記憶回路223内に書き込まれ、必要に応じてクロック227並びにCPU224が制御するアドレス読み出し指令に従って順次CPU224内に取り込まれる。

【0131】CPU224は受信した所望波の電界強度情報と干渉波の電界強度情報とを取り込み、図25で説明した手順に従い、比較、判定操作を行う。CPU224内での判定の結果、実行不可であると判定した処理については、その処理アドレスに対し、アドレス、処理データを再作成し、CPU内部クロックにより記憶回路225に転送されてそこに記憶される。全てのデータ系列に対し判定が終了した後、CPU224からの制御により読み出しクロック226を起動し、記憶回路225内に保持した実行処理群を、接続部228、229を通じ、無線通信装置から情報処理装置へ転送する。

【0132】本実施例において、CPU224はDSPを用いての構成も可能である。また、記憶回路223と225は説明上2つに分けて記したが、実現上は共有しても良い。

【0133】本構成例では所望信号の電界強度の検出を無線通信装置が行い、干渉波の電界強度情報は情報処理装置が転送する場合について説明したが、無線通信回線の変動が緩慢であり、さらにTDDを用いる場合には、所望信号の電界強度検出を基地局が行うことも可能である。この場合は、基地局から送信される通常信号の一部として電界強度情報を含めるのがよい。

度を検出する手法も考えられる。これは、別の実施例にて説明する。

【0135】次に、図27のタイミングチャートを参照して、所望波の電界強度情報と干渉波の電界強度情報の読み出し動作を説明する。

【0136】図27では、所望信号の電界強度情報(S)並びに干渉波の電界強度情報は330、331として記されている。

【0137】干渉波の電界強度情報331は読み出しクロック332のエッジのタイミングで読み出しが可能である。クロック332のクロック周波数の一周期の区間で、1つの手順が終了する。この例では、処理k+1、k+2、k+4が実行不可であると判定されている。この場合、図26のCPU224(またはDSP)により、書き込みイネーブル信号333、再作成されたアドレス信号334、クロック338、書き込みデータ339が記憶回路225に入力される。

【0138】記憶回路225がRAMで構成される場合、記憶されたデータはクロック336に同期して読み出しアドレス335を入力することにより、337のように読み出される。

【0139】次に、図28のタイミングチャートを参照して、実行不可と判定された場合の無線通信装置並びに情報処理装置の動作を説明する。

【0140】ここでは、無線通信装置はTDMAにて通信を行う場合を想定する。また、無線通信装置より通信スロットインディケータをリアルタイムで情報処理装置に送信することにより処理制御を実行するものとする。

【0141】図28において、341は無線通信装置の通信期間を示している。図の斜線部で基地局との通信を行なう。TDMAの場合、無線通信装置は通常は時間T2毎にT1時間のみ通信する。したがって、図28の場合、341の斜線部の区間での処理に対し情報処理装置の処理実行が制限される。処理制限を行なわない場合、通常342、343のように処理実行が成される。また、本発明の第1実施例で示した手順により、処理342は実行不可、処理343は実行可と判定された場合には、情報処理装置は無線通信端末から図26の28、29で示した接続部を通じて送信されたスロットインディケータ344を用い、1つの連続的な処理342を分割し、345に示すように通信スロットインディケータ44がLの区間、すなわち無線通信の非受信区間で処理を実行する。処理343に関しては、受信区間での処理が可能であるから処理制御を行なわない。本実施例では、受信区間に対し、十分長い処理に対しての処理制御例であったが、受信区間より時間的に短い場合には、分割処理でなく、実行対象の処理開始時刻を遅延する遅延制御で十分である。

【0142】また、本実施例において、通信スロットイ

だけ早まっているが、これは、通信スロットインディケータを送信してから、実際に制御を行なうまでの情報処理装置内の遅延時間を考慮したもので、実施方法により異なる値をとる。

【0143】次に、干渉波の電界強度情報記憶回路の構成例を図29(a)に、また、図29(a)のような記憶回路を備えない場合の、干渉波電界強度情報の無線通信端末への送信手順例を図29(b)に示す。

【0144】図29(a)は情報処理装置における処理で発生する干渉波の電界強度情報を示す一覧表である。処理(T1、T2、…、Tk)は、例えば、DRAMのリフレッシュ動作、ROMまたはRAMのアクセスシーケンス、キーボード読み込みシーケンス等である。各々の処理実行における干渉波の電界強度(N11、N12、…)は事前に測定された結果であり、無線通信装置内に記憶されていても良いし、情報処理装置内に記憶されていても良い。表中の機種(P1、P2、…、P1)は無線通信装置と接続される情報処理装置の型である。これは、干渉波の電界強度情報を測定する際情報処理装置側から送られたものでも良いし、使用される情報処理装置が限られている場合には、あらかじめ無線通信装置内に記憶されたものでもよい。

【0145】通常、機種によって干渉波の電界強度情報が異なると考えられ、表に示すように機種ごとに電界強度情報を持つことにより、情報処理装置が機種を通知するのみで各処理に対応する電界強度情報が分かるためアクセスの簡易化の点から利点がおおきい。図29(a)に示す表を記憶する記憶素子を無線通信端末内に備える場合、回路規模の点では不利となる。したがって、図29(a)に示す表を記憶する記憶素子は、情報処理装置で使用されるRAMカードとして作成すると便利である。また、無線通信装置内でより小規模の回路での実現のため、通信開始時にあたり情報処理装置から干渉波の電界強度情報を送信してもらい、送信情報を記憶するといった手段も考えられる。この場合の、無線通信装置と情報処理装置との接続手順例を図29(b)に示す。

【0146】本構成例では、書き込み指令を受けた情報処理装置が処理最大数(k)を無線通信装置に通知することから、無線通信装置内でのアドレス数の最大値(k)が決定される。無線通信装置から入力されるアドレス数が誤っていたら再度通知し、正しい時には処理アドレスと対応する電界強度情報を情報処理装置から無線通信装置にデータ転送する。転送されたデータをアドレスにしたがい記憶装置に記憶し、確認の情報を送り返す。この一連の操作により、無線通信装置内の記憶回路は、図29(a)に示すように、機種毎のアドレスを持たなくてよいため、無線通信装置の小形化に有効である。また、本実施例では接続する情報処理装置を変更する際、前回の情報をクリヤし、再度図29(b)の手順

である。

【0147】以上説明したように、第2の発明によれば、無線通信装置を情報処理装置に直接接続した状態で、基地局との通信を行う場合問題となる干渉波の発生を、所望の無線受信信号と干渉波との電界強度の差（あるいは比）に応じて制御可能なため、受信品質の劣化を回避できると共に、品質確保のための情報処理装置内の負担を最小限にすることが可能となる。

【0148】（3）次に、図32～図37を参照して、第3発明の情報処理装置の実施例を説明する。

【0149】まず、図37を参照して、情報処理装置の基本構成を説明する。図37に示されているように、情報処理装置は、基準信号発生器601、および分周回路602を含み情報処理回路に必要な基準信号を生成する基準信号発生部603と、CPU604、ROM605、DRAM606、VRAM607、ゲートアレイ回路および制御回路608などから構成される情報処理回路部609と、LCDディスプレイ610、キーボードスイッチ611、およびこれらとのインターフェース回路612、613などから構成されるマン・マシンインターフェース部614と、フロッピーディスクをドライブするためのフロッピーディスクコントロール部615と、他の端末、ネットワーク、無線部などと接続を行うための外部インターフェース部616とから構成されており、この情報処理装置に接続される無線通信装置621は、受信回路617、送信回路618、それらを制御するための無線制御回路619、アンテナ620などから構成されている。

【0150】この情報処理装置はパーソナルコンピュータまたはPDAなどの携帯端末であり、無線通信装置621はパーソナルコンピュータに装着されるPCカードまたは携帯端末内蔵の無線通信部である。

【0151】次に、図32を参照して、この発明の情報処理装置の構成を具体的に説明する。

【0152】この情報処理装置は、図37のものと同様に、基準信号発生器501、および分周回路502を含み情報処理回路に必要な基準信号を生成する基準信号発生部503と、CPU504、ROM505、DRAM506、VRAM507、ゲートアレイ回路および制御回路508などから構成される情報処理回路部509と、LCDディスプレイ510、キーボードスイッチ511、およびこれらとのインターフェース回路512、513などから構成されるマン・マシンインターフェース部514と、フロッピーディスクをドライブするためのフロッピーディスクコントロール部515と、他の端末、ネットワーク、無線部などと接続を行うための外部インターフェース部516とから構成されているが、さらに、基準信号発生部501の分周器502の分周数を制御するための、分周数制御回路524と、無線周波数

する周波数判定回路525を備えている。以下に、この分周数制御回路を備えた利点を、信号の流れを追いつながり説明する。

【0153】基準信号発生部503に設けられた水晶振動子、水晶発振器などの基準信号発生器501は、第1の基準信号522を生成する。生成された第1の基準信号522は、同じく基準信号発生部503の分周器502によって分周されることにより、情報処理回路部509、マン・マシンインターフェース部514で必要とされる第2、第3、…の基準信号523に周波数変換される。

【0154】情報処理回路部509では、分周器102で生成された第2、第3、…の基準信号523を用いて、CPU504、ROM505、DRAM506、VRAM507などを駆動し、マン・マシンインターフェース部514では、LCDインターフェース512、LCD510、キーボードインターフェース513などの人間に対する出力、入力などの回路、部品を駆動する。

【0155】次に、情報処理装置内のデータを無線により送信する場合の信号の流れを述べる。

【0156】他の情報処理装置などに無線によりデータを送信する場合、情報処理回路部509内のデータは、外部インターフェース部516を介して無線通信装置521に送られる。無線通信装置521内の送信回路518では、送られてきたデータを変調信号として変調した後、数百MHz～数GHz、システムによっては数十GHzの無線周波数帯の信号に周波数変換し、アンテナ520を介して他の端末もしくはネットワーク上の基地局などに送信する。次に、他の端末からデータを受信する場合は、他の端末もしくはネットワーク上の基地局から、アンテナ120を介して無線周波数帯の信号が受信され、スーパーヘテロダイン方式に代表されるような受信回路517を介して、ベースバンドの信号に周波数変換され、データとして外部インターフェース部516を介し、情報処理回路部509に入力される。情報処理回路部509は、これらのデータに必要な信号処理を施し、マン・マシンインターフェース部514、各種メモリ505、506、507などにデータを送る。

【0157】しかし、情報処理装置内では、回路基板上の信号配線やグランド配線、各種のIC本体、フロッピーディスクドライブや表示画面と回路基板との接続に用いるフレキシブルケーブルなどから、基準信号および基準信号の整数倍の周波数の信号、つまり高調波信号の不要輻射が生じている。この不要輻射の周波数スペクトルを図33に示す。図33において、横軸は周波数、縦軸は不要輻射のレベルを表している。一般的に、数MHz程度の基準信号のスペクトルを基準に、基準信号の周波数間隔で高調波信号のスペクトルが図示のように生じる。

置内に無線通信装置 521 を設けた場合、その不要輻射は、無線通信装置 521 のアンテナ 520 や回路基板上の信号線などを介して無線回路に混入する。具体的な例としては、これらの不要輻射が無線通信装置 521 のアンテナ 520 で受信され、受信回路 517 に混入し、無線周波数帯に重畳する場合は考えられ、このときの周波数スペクトルの例を図 34 に示す。図 34 に示したように、無線周波数信号のレベルは、情報処理装置内の不要輻射信号のレベルに比べて小さく、場合に因っては無線信号が不要輻射によって打ち消され、受信不能あるいは受信誤り率が増加することが考えられる。

【0159】この問題に対して、本発明の情報処理装置では、不要輻射は情報処理装置内の基準信号の高調波信号であることに着目し、基準信号もしくはその高調波成分が、無線周波数帯に重畳しないように、基準信号の周波数を制御する手段を備えている。具体的なアルゴリズムと信号の流れを以下に述べる。

【0160】情報処理装置の無線通信装置 521 と他の端末やネットワーク上の基地局との間に無線回路が確立する場合、本発明の情報処理装置は、図 35 に示すアルゴリズムにしたがって情報処理装置内の基準信号を制御した後に、通常の無線通信を開始する。

【0161】すなわち、無線部通信装置 521 は無線通信に用いる周波数 (f_{RF}) を情報処理装置内の外部インタフェース部 516 を介して、情報処理回路 509 内の周波数判定回路 525 に送信する (ステップ C1, C2)。周波数判定回路 525 は、基準信号もしくはその高調波信号の周波数 ($n f_0$ 、 $n = 0, 1, 2, \dots$) が無線周波数 (f_{RF}) と一致するか否かを判定する (ステップ C3)。もし、 f_{RF} と $n f_0$ が一致した場合 ($f_{RF} = n f_0$)、周波数判定回路 525 は、分周数制御回路 524 に対して、分周回路 502 の分周数を変更する命令を送る (ステップ C4)。

【0162】分周数制御回路 524 は、分周回路 502 の分周数を変更し、結果として第 2 の基準信号 523 の周波数を変更され (ステップ C5, C6)、したがって、その高調波成分の周波数が変わり、 $n f_0$ が f_{RF} に重畳しないようにすることができる。

【0163】以上のように、不要輻射の原因となる基準信号の周波数を変更することにより、常に安定した無線通信を行うことが可能になる。図 36 は以上で述べた基準信号の周波数の変更の様子を示した周波数スペクトラムであり、分周数を変更することにより、変更前に問題となっていた高調波信号のスペクトルは、図示のように周波数変更され、無線周波数の信号に影響を与えないようにすることができる。

【0164】以上の本発明の構成は、無線通信機能が情報処理装置内に備えられた場合、無線通信機能が例えば PCMCIA 対応のカード内に備えられた無線カードを

のどちらの形態においても、安定した無線通信を実現できる。

【0165】また、本発明の実施例では、あらかじめ周波数を比較することによって、必要があれば分周数を変更していたが、例えば、既知信号などを用いて受信誤り率の検出を行い、誤り率の大きい場合に分周数を制御し基準信号の周波数を変更することも可能である。

【0166】このように本発明の情報処理装置においては、少なくとも無線通信機能が無線通信を行う時間帯に、基準信号の周波数、およびその整数倍の周波数、すなわち基準信号の高調波信号が、無線通信を行うための無線周波数と一致しないように、基準信号を生成する分周回路 502 の分周数を変更することにより、情報処理装置内の基準信号およびその高調波信号の不要輻射が、無線周波数に干渉を与えないようにすることができる。したがって、基準信号およびその高調波信号の不要輻射が存在する情報処理装置内に無線通信機能を備えても、これら不要輻射の影響を受けず、安定な無線通信を行うことができる。

【0167】(4) 次に、図 38～図 42 を参照して、第 4 の発明について説明する。

【0168】まず、図 42 を用いて、本第 4 発明による情報処理装置及びそれに挿入して用いられる無線通信装置の構成と動作、及び、情報処理装置から放射されるスプリアス信号や熱雑音を減衰させる方法について説明する。

【0169】情報処理装置 9001 には、PC カードなどから成る無線通信装置 9002 が挿入されており、無線通信装置 9002 は送受信アンテナ 9006 にて無線基地局との送受信を行っている。受信について説明するならば、受信した信号は無線部 9005 で復調される。TDMA 部 9004 では、送受信タイムスロットの制御を行っている。ここで、9007 は TDMA 用の基準クロックである。無線通信装置 9002 と情報処理装置 9001 はインターフェース部 9009 を介して接続されており、制御データのやり取りが出来る様になっている。情報処理装置 9001 は、キーボード 9003、キーボードから入力された命令を処理するキーボード入力装置を含む命令処理部 9011、主に、無線通信装置 9002 との制御を取り持つ制御部 9010、メモリ 9013、電源 9015 からなっており、各ブロックには、通常基準クロックが接続されている (9008, 9012, 9014)。

【0170】情報処理装置 9001 は、通常使用者がキーボード 9003 に入力した命令を処理する命令処理部 9011 でどの命令かを判断し、入力された命令を実行するとどの程度の雑音が生じるのかをメモリ 9013 から読み出す。一般に、情報処理装置 9001 が雑音を多く発生するのは、キーボード入力時、ROM, RAM へ

あり、これら命令の種類によって、どの程度の雑音を発生するかの情報は予め同機種の情報処理装置について測定しておき、メモリ 9013 に書き込まれている。そして、実際に情報処理装置を使用する時には、使用者が叩いたキーを読んで、メモリ 9013 の情報を検索することにより雑音を多く発生する命令か、雑音を出さない命令かを判断する。勿論、何等かの命令を実行した場合には雑音を必ず発生するものと判断することとし、命令の種類によらず以上の処置を取っても良く、この場合には命令とその命令実行時に発生する雑音の情報を格納する目的のメモリ 9013 は省略出来る。

【0171】制御部 9010 は、無線通信装置 9002 の TDMA 処理部 9004 から送られてくる、送受信のスロットタイミングの情報を元に、「雑音を出す命令」と「雑音を出さない命令」との実行順序、実行時間の制御を行う。すなわち、情報処理装置 9001 から干渉波が発生してはならない時間（次の実施例を参照）では、雑音の多い命令は一時停止して、雑音の少ない命令から先に実行するか、場合によっては全ての命令を停止するか、スプリアス信号を発生している基準クロック 9008、9012、9014 の発振を止める、すなわち、これらの基準発振器を用いているブロックの動作を停止するか、あるいは、情報処理装置 9001 の電源 9015 を OFF とする様な処置を施して、無線通信装置 9002 への電波干渉を防ぐ。

【0172】以下の説明では、情報処理端末から放射する雑音、干渉波を減少させる、もしくは干渉波を減少させる様に制御するとは、この様な操作を行うことを言うものとする。

【0173】次に、図 38 を用いて本発明に於ける、情報処理装置 9001 とそれに接続される無線通信装置 9002 及びそれを用いた無線通信システムの基本的な動作についての実施例について説明する。

【0174】1001 は、基地局側のタイムスロットであり、このタイムスロットは送信スロット (TX) と受信スロット (RX) の 2 種類から構成されている。1002 は、基地局との無線通信を行う無線通信装置 9002 のタイムスロットを示している。ここで、基地局と無線通信装置 9002 は、タイムスロットを時分割し、タイムスロット 1010 で基地局→無線端末、タイムスロット 1011 で無線端末→基地局なる通信を行う TDMA 通信もしくは、TDD (Time Division Duplex) 通信を行っており、通常これらのタイムスロット以外の時間（送受信以外のタイムスロット：1012）では、無線通信装置はバッテリーセービング状態となっている。この送受信を行うタイムスロット 1010、1011 は、通信状態に入ると、送受信に使用されるタイムスロットは一定周期となり、次のタイムスロットの時刻は、基地局、無線端末共に予め分かっ

【0175】本発明による情報処理装置 9001 と無線通信装置 9002 に於いては、このタイムスロットに於いて、無線通信装置 9002 が挿入されている情報処理装置 9001 から放射されるスプリアス信号や雑音を減少させる手段を備えていることを特徴とする。無線通信装置 9002 は、送受信が行われるスロット 1010、1011 の直前で、情報処理装置 9001 内部に対して制御信号 1003 を送り、この信号によって、情報処理装置 9001 内部から発生する干渉波 1004 のレベルを減少させる (1009)。図 38 の例では、制御信号 1003 が High の時 (1005) は、情報処理装置 9001 内部のスプリアスや熱雑音（以下干渉波と呼ぶ）の発生を許す部分で、制御信号 1003 が Low の時 (1006、1007) は、干渉波の発生の低減を要求する部分である。

【0176】例えば、基地局から無線通信装置 9002 への送信が行われるスロット 1010 の直前で、制御信号 1033 は High から Low となり (1006)、無線通信装置 9002 が受信状態の時には情報処理装置 9001 から干渉波を低減するように動作する (1009)。また、無線通信装置 9002 から基地局に対する送信が行われる場合 (1011) についても、制御信号 1033 は Low となり (1007)、情報処理装置 9001 からの干渉波を低減する様に動作する。

【0177】これに対して、無線端末がバッテリーセービング動作状態になった時 (1012) には基地局との通信は行われないう、制御信号が High となり (1005)、情報処理装置 9001 から干渉波が発生しても良い状態とする (1008)。

【0178】尚、以上の説明で、情報処理装置 9001 から干渉波が発生している状態というのは、情報処理装置 9001 が動作状態となっている場合、すなわち、情報処理装置 9001 の使用者がキーボード 9003 を叩いている状態、もしくは、使用者の操作によって、情報処理装置 9001 が動作状態（計算、メモリ読みだし、メモリ読み込み）になっている場合である。ここで、通常の TDMA システム、もしくは TDD システムでは、送受信スロットの長さ（時間）は、 $\mu s \sim ms$ のオーダーであり、使用者が情報処理装置 9001 の操作をしている時間に比べれば無視出来る時間である。従って、情報処理装置 9001 の使用者は、無線通信装置 9002 が基地局との無線通信を行っていることを特に意識すること無く、情報処理装置 9001 を通常通りに使用し続けることが出来る。

【0179】尚、図 38 では、端末が「通常状態」であることを想定し、情報処理装置 9001 内部からの干渉波の放射量を送受信スロット毎に制御していた。一般に、TDMA 通信や、TDD 通信等では、端末に割り当てられた送信・受信スロットが 1 対となってフレームを

【0183】図39で、基地局は、データをまとめて送信したい時刻(3012)をそれよりも前のスロット3003にて無線通信装置9002に対して送信しておく。そして、無線通信装置9002側では、データが送信されてくる時刻3012では、情報処理装置9001に対して雑音を少なくする為の制御信号を出し(3009)し、情報処理装置9001からの放射量が少ない状態(3007)で、待ち受け、基地局から送信されるデータの受信を行う。この時の、スロット3005で、次にまとめてデータを送信する時刻を基地局から無線通信装置9002に通知しても良い。

【0189】前述したように、コンピュータや携帯情報端末などが外部の機器とデータのやりとりを行う場合に、容易に移動させて使うことが必要とされる。この場合、有線では移動の妨げとなるため無線を用いて行う必要がある。さらに、どの端末においても無線通信が行えるように汎用性を持たせるために、カード型の無線通信装置を使用することが好ましい。このとき、カード型無

にいれてしまうため、コンピュータや携帯情報端末などが出しているノイズの影響を受け易くなる。これを回避するために、この発明では、図 43 に示すように、パーソナルコンピュータや携帯情報端末 701 などの本体に無線通信のためのアンテナを 1 つ以上備え、ダイバーシチ受信を行うことで、通信状態が良好な状態でデータ通信を行うように構成している。

【0190】ここで、アンテナは外部アンテナ 704、内蔵アンテナ 705、カード型無線通信装置 703 の内蔵アンテナ 710 を用いる。また、同時に、フェージングなど外的要因に対しても通信状態が良好な状態を保つことができる。

【0191】アンテナの取り付け位置としては、カードスロット 706 に入れた状態のカード型無線通信装置 703 のアンテナ 710 から通信に使用する周波数の 1/8 波長以上離れた距離に取り付ける。こうしてコンピュータや携帯情報端末などは基地局 702 と通信を行い、ホストコンピュータ 709 とケーブル 707 を介して接続される。外部のデータベースなどと接続させる場合には電話回線などの外部データ通信網 708 と接続して行う。

【0192】コンピュータや携帯情報端末 701 などに差し込まれるカード型無線通信装置 703 に設けられた機能を図 44 で説明する。

【0193】カード無線通信装置 802 には、1 つ以上のノイズ源検出機構 803 と 1 つ以上の通信機構 804 を持たせる。また、制御のためのアルゴリズムを図 45 に示す。

【0194】カード型無線通信装置 802 側では、コンピュータや携帯情報端末 801 などからカード型無線通信装置 802 が差し込まれたことを識別するための信号を受け取り、動作を開始する（ステップ D1、D2）。まず、通信回線を開くまではノイズの影響を受けないように、コンピュータや携帯情報端末などの側（PC 側）で主要電源を切ることやノイズがでる処理を停止するなどしてノイズがでない状態を作る（ステップ D3～D5）。カード型無線通信装置 802 側では、コンピュータや携帯情報端末などからのノイズがでない状態になった後、最初の通信回線を確立し、その後は通常の状態での通信を行う（ステップ D6～D10）。

【0195】カード型無線通信装置 802 が通信を行っている間に、ノイズ源検出部 803 が通信に支障をきたすレベルのノイズを検出し、データ通信に支障をきたすレベルであった場合を考える。この場合に、カード型無線通信装置 802 では通信状態の一時停止や誤った可能性の高い部分のデータの再送などの処理を行い、通信状態を確認しながら通信を行う（ステップ D11、D12）。

【0196】図 46 に示すカード型無線通信装置 802

806 を持っている。この図 46 において、804 は通信専用アンテナ、805 は通信ノイズ検出切り替え型アンテナ、806 は受信部、807 は無線通信部、808 はノイズ検出部、809 は切り替えスイッチである。

【0197】このカード型無線通信装置 802 を電話もしくは無線呼出装置のようにカード型無線通信装置 802 単体として用いる場合には、これら複数のアンテナ 804、805 と複数の受信装置 806 はダイバーシチ受信を行っている。これをコンピュータや携帯情報端末 801 などに入れてデータ通信を行う場合を考える。

【0198】カード型無線通信装置 802 をコンピュータや携帯情報端末などにいれてカード型無線通信装置 802 がそれを認識し、複数あるアンテナ 804、805 および受信部 806 のうちの一部をコンピュータや携帯情報端末 801 などの内部のノイズ検出部として用いる。このために、カード型無線通信装置 802 の内部のスイッチ 809 を用いて、アンテナの切り替えを行う。通信の妨げとなるレベルのノイズをノイズ検出部 808 が検出した場合には通信を中断するなどの措置を取る。

【0199】図 47 に示すカード型無線通信装置 902 には複数のアンテナ 903 とそれぞれ対応する位相器 904 を持っている。すなわち、図 47 において、901 は携帯情報端末、902 はカード型無線通信装置、903 は通信専用アンテナ、904 は位相器、905 は記憶装置、906 は低速 CPU、907 は高速 CPU、908 はノイズ源、910 はアンテナからのビームにおけるヌル点、911 はノイズ検出器である。

【0200】カード型無線通信装置 902 を単体として用いる場合には、所望のビームとなるような各アンテナ 903 の位相量をカード型無線装置 902 の内部のメモリ 905 に保存しておき、これを用いて固定位相のまま通信を行う。また、これをコンピュータや携帯情報端末 901 などに入れてデータ通信を行う場合には、コンピュータや携帯情報端末 901 などの内部のノイズ源 908 に対して各アンテナの位相器の位相量を調整することによってビームの成形を行い、ノイズ源方向にヌル点 910 を作り、アダプティブ動作させる。この場合、位相量の計算にはコンピュータや携帯情報端末 901 などの高速の CPU 907 で行い、その係数をもとにカード型無線通信装置 902 側でアダプティブ動作させる。これによって、従来アダプティブ動作のための位相量の計算のために高速で高価な計算機が必要であったが、コンピュータや携帯情報端末 901 などの本体の計算能力を使うことで、カード型無線通信装置 902 側では低速の CPU 906 を用いることができ、カード型無線通信装置 902 自身を安く作ることができる。

【0201】次に、図 48 に示すように、コンピュータや携帯情報端末 1601 などのノイズ源が移動する場合を考える。図 48 において、1601 は携帯情報端末、

4は通信専用アンテナ、1605は記憶装置、1606はCPU、1607は位相器、1608は固定ノイズ源、1609は時刻T1の時の移動ノイズ、1610は時刻T2の時の移動ノイズ、1611は固定ノイズ、1612は時刻T1の時のアンテナからのビーム、1613は時刻T2の時のアンテナからのビーム、1614は表示装置のクロック源、1615はノイズ検出部である。

【0202】表示装置1603の液晶画面などの画面を書き換えるためにある周期で走査線が移動しており、このときノイズが発生する。そこで、このノイズ方向1609、1610に対してアダプティブ動作させて通信を行う。ノイズ方向が高速に変動し位相量の計算が追いつかない場合には、あらかじめ通信回線を開く前にノイズ方向を確認し、それぞれのノイズ方向1609、1610に対して位相量の計算をしておき無線通信装置内部のメモリ1605にテーブルを作成しておく。そして、カード無線機内にコンピュータや携帯情報端末などの走査線の同期信号をノイズ検出部1615を取り込み、それに合わせて位相量を変更して通信回線を良好な状態にして通信を行う。また、この場合固定ノイズに対してもヌル点を作る。

【0203】以上述べてきたように、カード無線機内部にコンピュータや携帯情報端末などのノイズを検値するための機構を持ち、これがノイズのレベルと到来方向を検値し、各アンテナを励振するための位相量を調節することで、ノイズ方向に対してヌル点を作るので、ノイズの影響を受けずに良好な通信状態を確保することができる。

【0204】(6)次に、図49を参照して、第6の発明を説明する。

【0205】情報処理装置1-1には、CPU1-2、メモリ1-3、1-4、LCDコントローラ1-5などのICが搭載されている。また、CPU1-2、メモリ1-3、1-4、LCDコントローラ1-5は、システムバス1-6で接続されている。

【0206】もちろん、情報処理装置1-1には、この他、機能を果たすための各種のICが搭載されていてもよいし、CPU、メモリ、コントローラ、システムバスなどは、複数搭載されていてもよい。

【0207】一方、無線カード1-7には、情報処理装置本体のメモリ1-4の機能の全部あるいは一部を代行できるメモリ1-8が、MPU1-9、モデム1-10などとともに搭載されている。

【0208】もちろん、無線カード1-7には、この他、情報処理装置本体の他の部品の機能の全部あるいは一部を代行するための各種のICが搭載されていてもよいし、MPU、メモリ、モデムなどは、複数搭載されていてもよい。

あるいは、無線カード1-7が情報処理装置の近傍に無いとき、あるいは、無線カード1-7が動作していないとき、あるいは、無線カード1-7が受信していないとき、などには、情報機器本体の部品はクロック発生器1-12から通常のクロックが供給され動作していてもよい。

【0210】無線カード1-7を挿入したとき、あるいは、無線カード1-7が情報処理装置の近傍にあるとき、あるいは、無線カード1-7が動作しているとき、あるいは、無線カード1-7が受信しているとき、などに、情報処理装置本体のメモリ1-4へのクロックの供給を停止し、無線カード1-7内のメモリ1-8で情報処理装置本体のメモリ1-4の機能の全部あるいは一部を代行する。このとき、無線カード1-7内のメモリ1-8には、モデム1-10あるいはその中の受信回路に干渉を与える可能性の小さいクロック周波数を無線カード1-7内のクロック発生器1-13から供給する。

【0211】情報処理装置本体の他の部品との信号のやり取りは、無線カード1-7との接続に用いるカードインターフェース1-11のシステムバスを用いる。システムバスは、アドレスバスやデータバスを含むことも考えられるし、他のデータをやり取りするために他のバスを用いてもよい。

【0212】この手段を用いると、無線カード1-7内部で機能を代行する部品に供給するクロックの周波数はあらかじめモデム1-10や受信部の動作に影響の無いものに設定しておけるため、情報処理装置本体の部品のクロックを変更する方法にくらべ、情報処理装置本体の機種に関わらず安定した動作を得られる。

【0213】また、情報処理装置本体のクロック周波数を変更して干渉を避ける機能と組み合わせると、本体側の制御の負担を軽くできる。

【0214】また、無線カード1-7のデバイスドライバを、情報処理装置の立ち上げ時あるいは無線カード1-7使用直前に情報処理装置のメモリに組み込むことにより、機能の肩代わりに伴って必要な準備の設定を行うことも考えられる。

【0215】以上説明したように第6の発明によれば、無線カード1-7内に、情報処理装置1-1本体の一部の回路の機能の全部あるいは一部を代行できる回路を搭載し、無線カード1-7が無線信号を受信するときは、情報処理装置1-1本体の一部の回路へのクロック供給を停止し、上記の機能の全部あるいは一部を代行できる回路には、受信回路に干渉を与える可能性の小さいクロック周波数を無線カード1-7内で発生し供給することにより、受信障害の原因となるクロック周波数あるいはその整数倍の周波数の発生を抑えることにより、安定な受信を行うことができる。

【0216】

ば、情報処理装置と P C カードのような無線通信装置とを接続して使用する場合に、無線通信周波数帯域内への不要輻射による影響を回避できるようになり、所望の無線通信品質を得ることが可能になる。また、第 2 発明によれば、情報処理装置の内部的な電波環境の変化が無線通信端末にとって干渉信号となる場合、所望信号受信時刻に合わせて干渉信号の発生を抑制できるようになり、その結果として情報処理装置が発する干渉信号による通信品質の劣化を回避することが可能となる。また第 3 発明においても、上述した情報処理装置内の不要輻射が無線通信機能に干渉を与えないように情報処理装置内で使用される基準信号周波数の値を制御できるため、良好な無線通信を行うことができる。第 4 発明では、情報処理装置から発生されるスプリアス信号や雑音を減衰しており、これによって無線信号の送受信への影響を防止することができる。第 5 発明によれば、情報処理装置からのノイズの影響を無線通信装置内の機構で除去しており、完全内蔵型でノイズの影響を受けにくいアンテナを実現できる。また、第 6 発明においても、情報処理装置の拡張スロットに挿入しても安定した無線受信を行うことが可能となる。

【図面の簡単な説明】

【図 1】本第 1 発明の第 1 実施例に係る情報処理装置と無線通信装置の構成を示すブロック図。

【図 2】同第 1 実施例に係る情報処理装置と無線通信装置の第 2 の構成例を示すブロック図。

【図 3】同第 1 実施例に係る情報処理装置と無線通信装置の第 3 の構成例を示すブロック図。

【図 4】本第 1 発明の第 2 の実施例に係る情報処理装置と無線通信装置の構成を示すブロック図。

【図 5】同第 2 実施例に係る情報処理装置と無線通信装置の第 2 の構成例を示すブロック図。

【図 6】同第 2 実施例に係る情報処理装置と無線通信装置の第 3 の構成例を示すブロック図。

【図 7】本第 1 発明の第 3 実施例に係る情報処理装置と無線通信装置の構成を示すブロック図。

【図 8】同第 3 実施例に係る情報処理装置と無線通信装置の第 2 の構成例を示すブロック図。

【図 9】同第 3 実施例に係る情報処理装置と無線通信装置の第 3 の構成例を示すブロック図。

【図 1 0】本第 1 発明の情報処理装置と無線通信装置の第 1 の動作制御を示すタイミングチャート。

【図 1 1】本第 1 発明の情報処理装置と無線通信装置の第 1 の動作制御を示すタイミングチャート。

【図 1 2】本第 1 発明の情報処理装置と無線通信装置の第 1 の動作制御を示すタイミングチャート。

【図 1 3】本第 1 発明の情報処理装置と無線通信装置の第 2 の動作制御を示すタイミングチャート。

【図 1 4】本第 1 発明の情報処理装置と無線通信装置の第 3 の動作制御を示すタイミングチャート。

【図 1 5】本第 1 発明の第 4 実施例に係る情報処理装置と無線通信装置を示すブロック図。

【図 1 6】本第 1 発明の第 4 実施例に係る情報処理装置と無線通信装置の第 2 の構成例を示すブロック図。

【図 1 7】本第 1 発明の第 4 実施例に係る情報処理装置と無線通信装置の第 1 の動作制御を示すタイミングチャート。

【図 1 8】本第 1 発明の第 4 実施例に係る情報処理装置と無線通信装置の第 2 の動作制御を示すタイミングチャート。

【図 1 9】本第 1 発明の情報処理装置と無線通信装置の他の動作制御処理を示すフローチャート。

【図 2 0】図 1 9 の動作制御処理で使用される情報の一例を示す図。

【図 2 1】本第 1 発明の第 5 実施例に係る情報処理装置と無線通信装置の構成を示すブロック図。

【図 2 2】本第 1 発明の第 5 実施例に係る情報処理装置と無線通信装置の第 2 構成例を示すブロック図。

【図 2 3】本第 1 発明の第 5 実施例に係る情報処理装置と無線通信装置の動作制御処理を示すフローチャート。

【図 2 4】本第 1 発明の第 5 実施例に係る情報処理装置と無線通信装置の他の動作制御処理を示すフローチャート。

【図 2 5】本第 2 発明に適用される基本的な制御処理手順を示すフローチャート。

【図 2 6】図 2 5 に示す制御手順を実行するために必要な無線通信装置の構成を示すブロック図。

【図 2 7】図 2 6 の無線通信装置によって実行される所望波の電界強度情報と干渉波の電界強度情報の読み出し動作を説明するタイミングチャート。

【図 2 8】本第 2 発明における無線通信装置並びに情報処理装置の動作を説明するタイミングチャート。

【図 2 9】本第 2 発明で用いられる干渉波電界強度情報記憶回路の構成例を示す図。

【図 3 0】本第 2 発明で扱われる干渉波の周波数スペクトラムを示す図。

【図 3 1】図 3 0 の干渉波の周波数スペクトラムによって無線通話品質が劣化される様子を示す図。

【図 3 2】本第 3 発明における情報処理装置の具体的な構成例を示すブロック図。

【図 3 3】本第 3 発明で扱われる不要輻射の周波数スペクトルを示す図。

【図 3 4】図 3 3 の不要輻射の周波数スペクトルが無線周波数帯に重畳する様子を示す図。

【図 3 5】本第 3 発明における情報処理装置の動作処理を示すフローチャート。

【図 3 6】図 3 5 の処理によって不要輻射の周波数スペクトルが無線周波数帯外に遷移される様子を示す図。

【図 3 7】本第 3 発明における情報処理装置に至る前段階の構成を示すブロック図。

【図 3 8】本第 4 発明における無線通信システムの基本動作を示すタイミングチャート。

【図 3 9】本第 4 発明における無線通信システムの第 2 の動作を示すタイミングチャート。

【図 4 0】本第 4 発明における無線通信システムの第 3 の動作を示すタイミングチャート。

【図 4 1】本第 4 発明における無線通信システムの第 4 の動作を示すタイミングチャート。

【図 4 2】本第 4 発明による情報処理装置およびそれに挿入して用いられる無線通信装置の構成を示すブロック図。

【図 4 3】本第 5 発明による情報処理装置およびそれに挿入して用いられる無線通信装置の構成を示す図。

【図 4 4】本第 5 発明における無線通信装置に設けられた機構を説明するための図。

【図 4 5】本第 5 発明における情報処理装置および無線通信装置の基本動作手順を説明するフローチャート。

【図 4 6】本第 5 発明における無線通信装置の具体的な構成を示す図。

【図 4 7】図 4 6 の無線通信装置の動作を説明するための図。

【図 4 8】図 4 6 の無線通信装置の動作を説明するための図。

【図 4 9】本第 6 発明における情報処理装置と無線通信装置の構成を示すブロック図。

【図 5 0】従来の情報処理装置の構成を示すブロック図。

【図 5 1】従来の無線通信装置の構成を示すブロック図。

【図 5 2】従来の情報処理装置から発生される不要輻射の周波数スペクトルを説明するための図。

【図 5 3】図 5 2 の不要輻射の発生原因を説明するための図。

【図 5 4】図 5 2 の不要輻射による無線信号への影響を説明するための図。

【図 5 5】図 5 2 の不要輻射による無線信号への影響を説明するための図。

【図 5 6】図 5 2 の不要輻射の発生原因を説明するための図。

【図 5 7】従来の情報処理装置を用いた通信形態の一例を説明するための図。

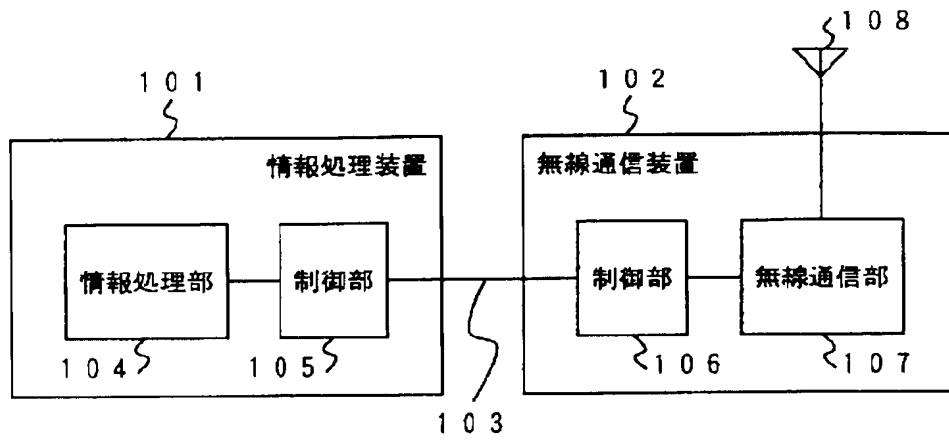
【図 5 8】従来の情報処理装置を用いた通信形態の他の例を説明するための図。

【符号の説明】

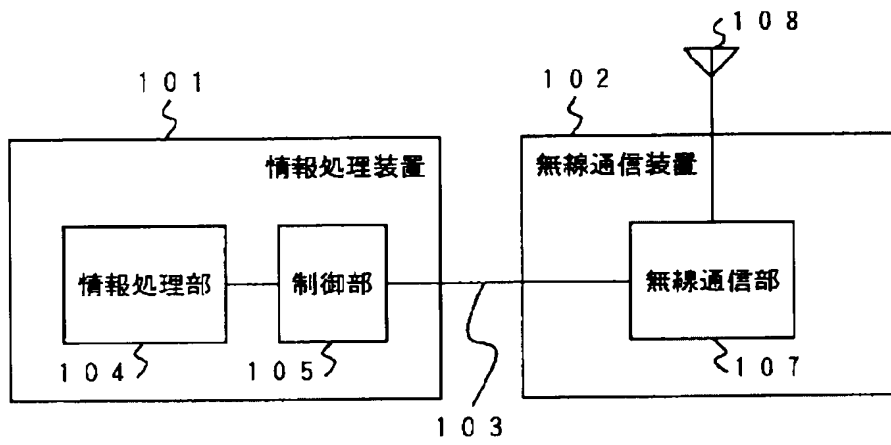
101…情報処理装置、102…無線通信装置、103…信号伝送部、104…情報処理装置の情報処理機能ブ

ロック、105…情報処理装置の制御機能ブロック、106…無線通信装置の制御機能ブロック、107…無線通信装置の無線通信機能ブロック、108…無線通信装置のアンテナ、109…情報処理装置のクロック信号発生装置、110…情報処理装置の第 1 番目の情報処理機能ブロック、111…情報処理装置の第 m 番目の情報処理機能ブロック、112…情報処理装置の記憶装置、113…無線通信装置の記憶装置、114…情報処理装置の情報出力装置、115…無線通信装置の情報出力装置、222…記憶回路、223…記憶回路、224…CPU または DSP、225…記憶回路、226…クロック発生回路、227…クロック発生回路、228…（無線通信端末の）接続部、229…（情報処理装置の）接続部、201…A/D コンバータ、501…基準信号発生器、502…分周回路、503…基準信号発生部、504…CPU、505…ROM、506…DRAM、507…VRAM、508…ゲートアレイ及び制御回路、509…情報処理回路部、510…表示装置、511…入力装置、512…表示装置とのインターフェース、513…入力装置とのインターフェース、514…マン・マシンインターフェース部、515…フロッピディスクコントロール部、516…外部インターフェース部、517…受信回路、518…送信回路、519…無線制御回路、520…アンテナ、521…無線部、522…第一の基準信号、523…第二の基準信号、524…分周数制御回路、525…周波数判定回路、801…携帯情報端末、802…単体として動作しているカード無線機、803…携帯情報端末の無線部として動作しているカード無線機、804…通信専用アンテナ、805…通信ノイズ検出切り替え型アンテナ、806…受信部、807…無線通信部、808…ノイズ検出部、809…切り替えスイッチ、1-1…情報機器、1-2…CPU、1-3…メモリ、1-4…メモリ、1-5…コントローラ、1-6…システムバス、1-7…無線カード、1-8…代行メモリ、1-9…MPU、1-10…モデム、1-11…カードインターフェース、1-12…クロック発振器、1-13…クロック発振器、9001…情報処理端末、9002…無線端末、9003…キーボード、9004…TDMA 処理部、9005…無線部、9006…アンテナ、9007…無線端末の TDMA 用基準クロック、9008…制御回路基準クロック、9009…情報処理端末と無線端末のインターフェース部、9010…制御回路、9011…キーボード入力処理部、9012…キーボード入力処理部の基準発振器、9013…メモリ、9014…メモリ用の基準発振器、9015…電源部。

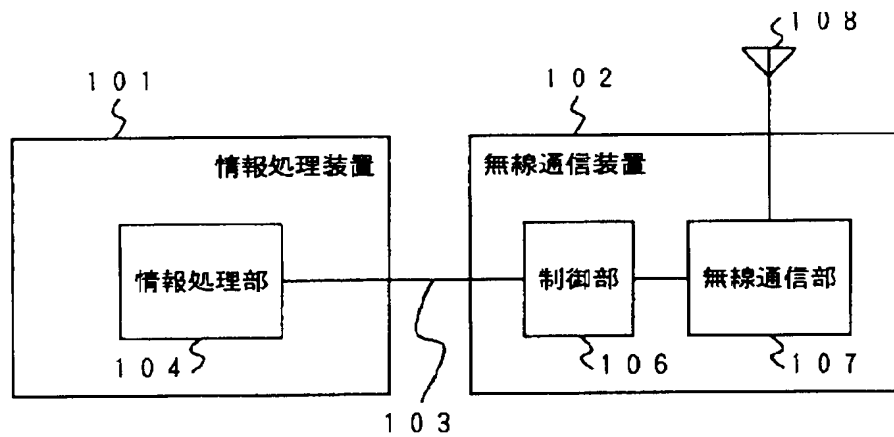
【図1】



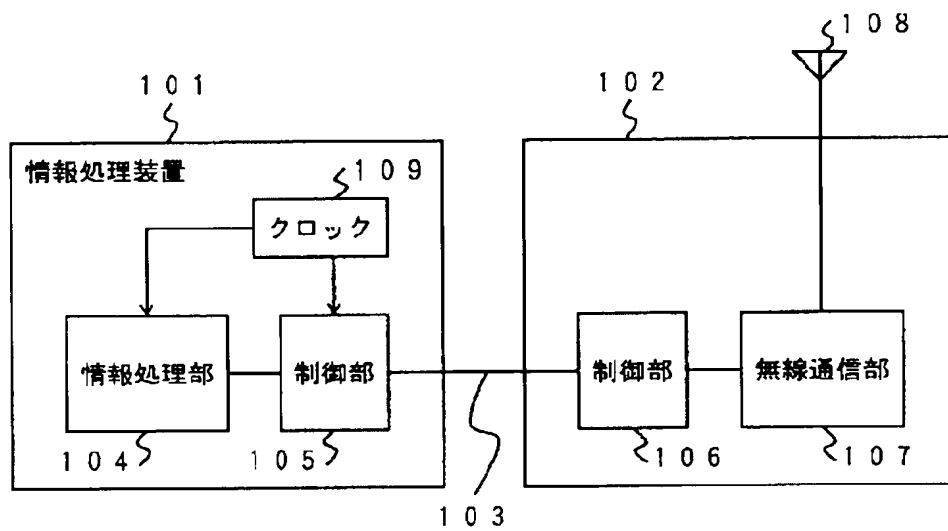
【図2】



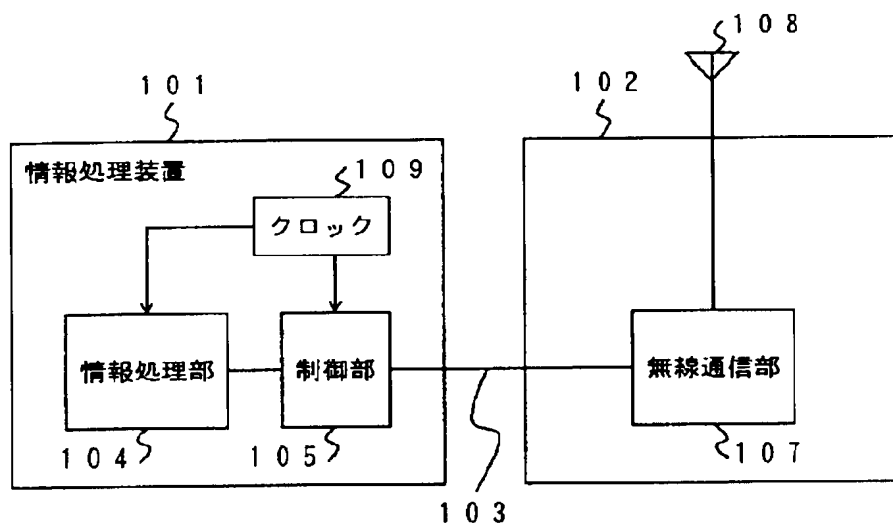
【図3】



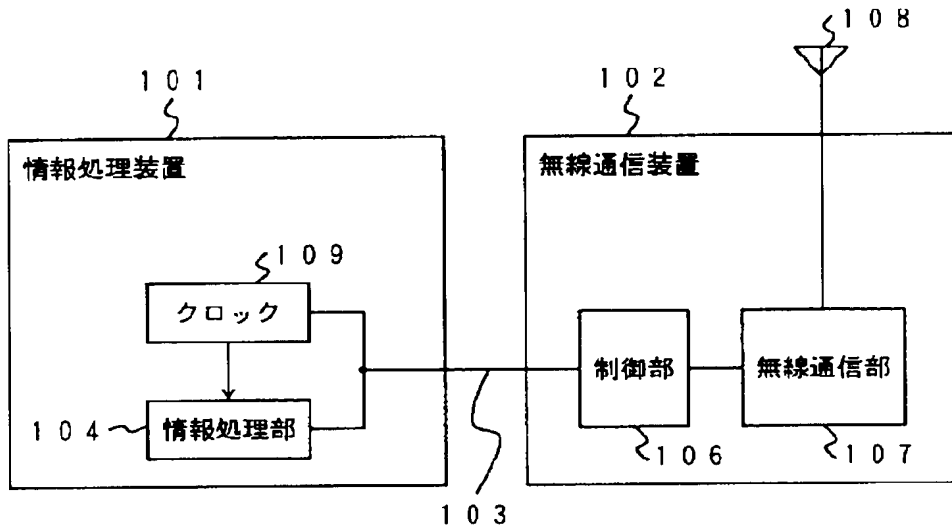
【図 4】



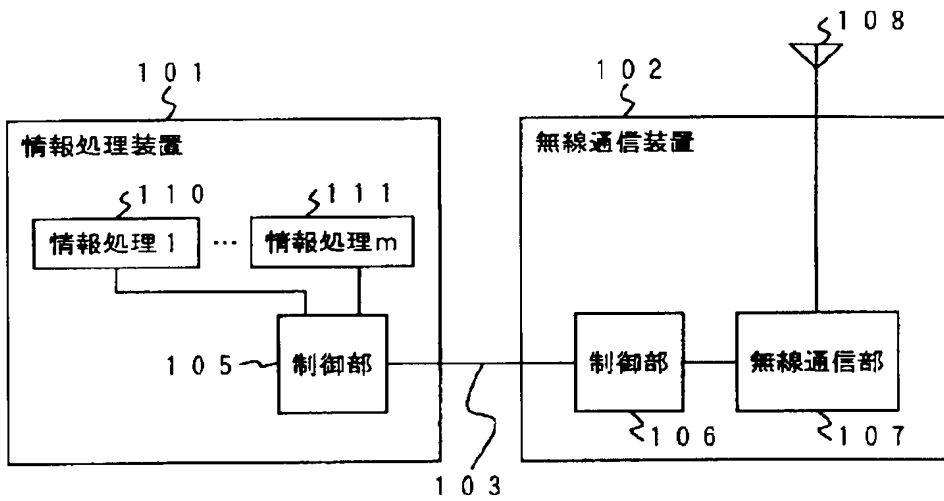
【図 5】



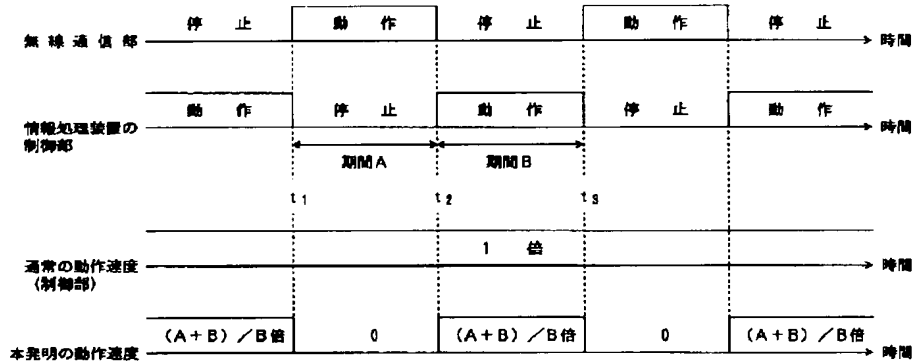
【図6】



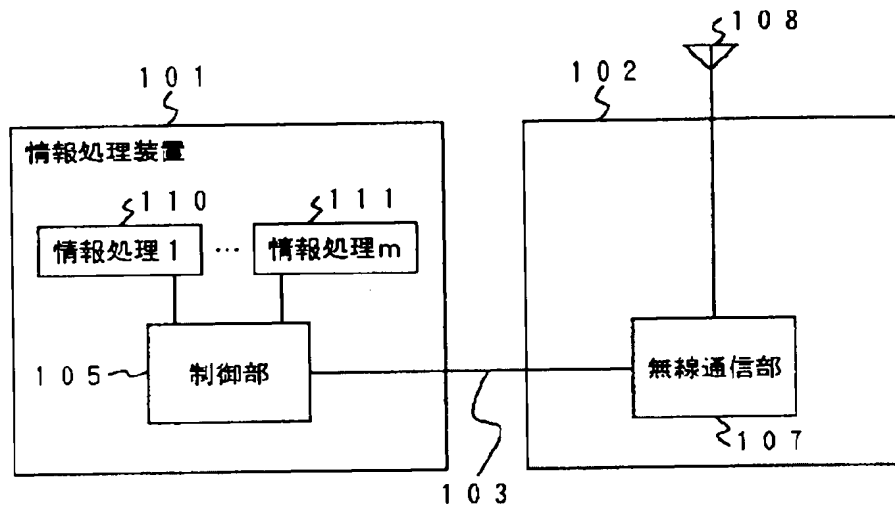
【図7】



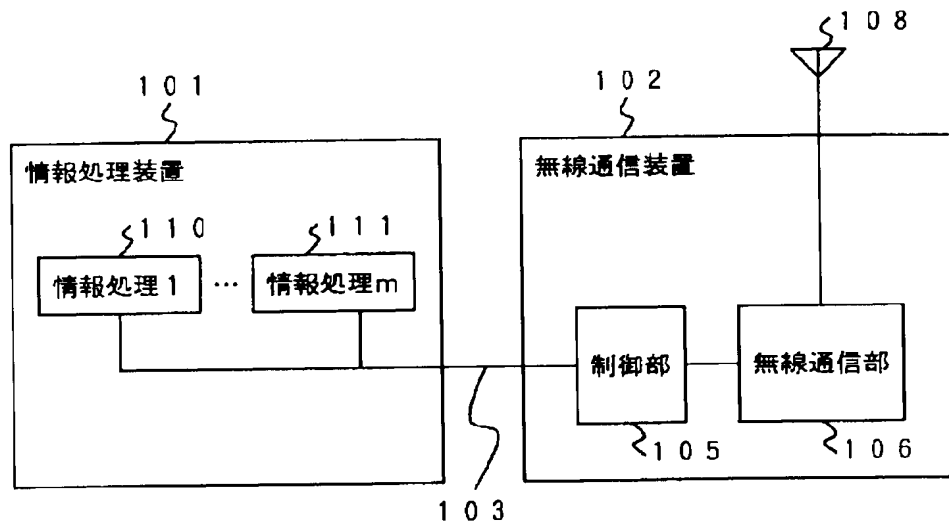
【図10】



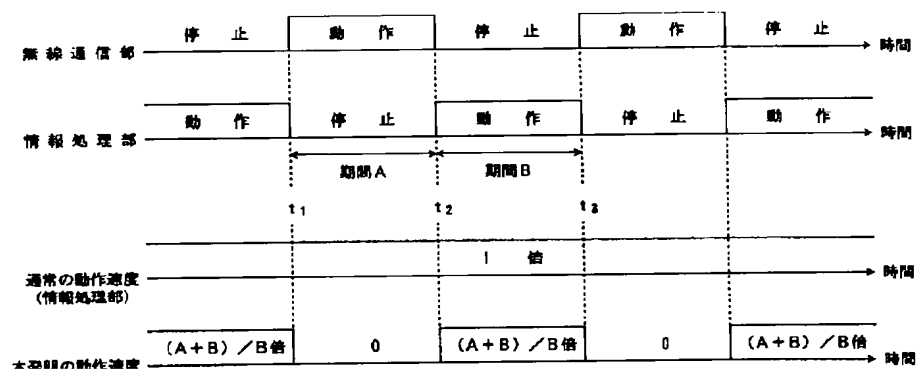
【図8】



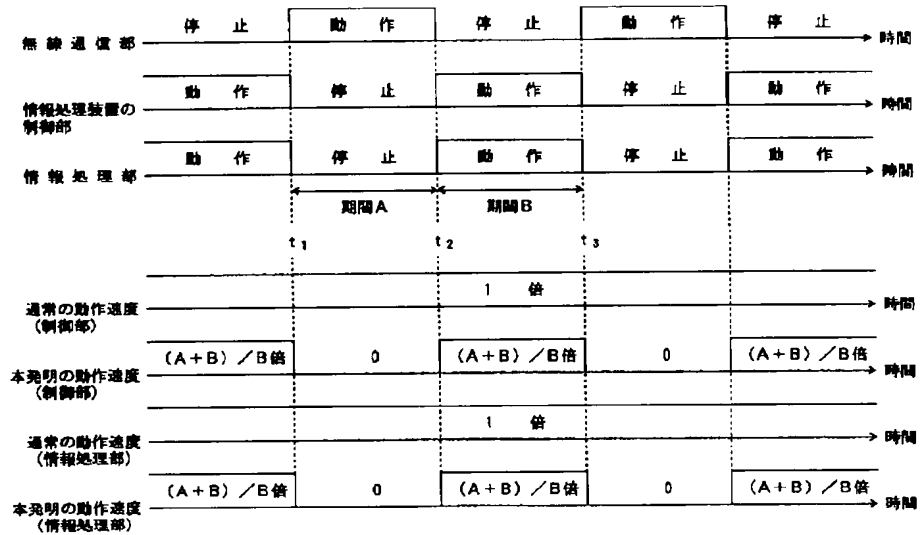
【図9】



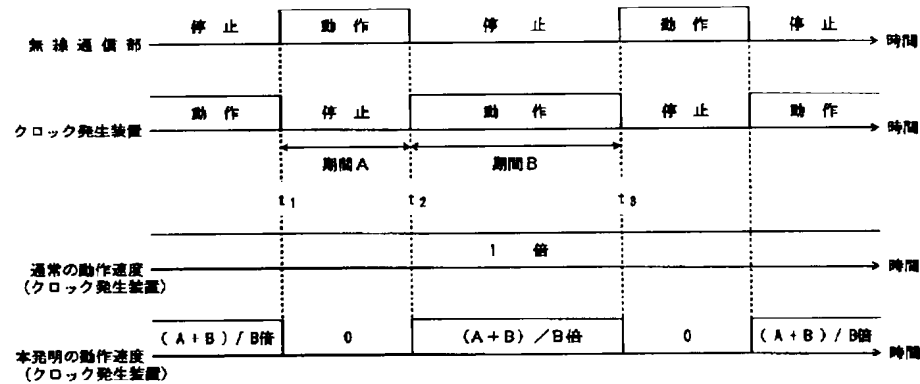
【図11】



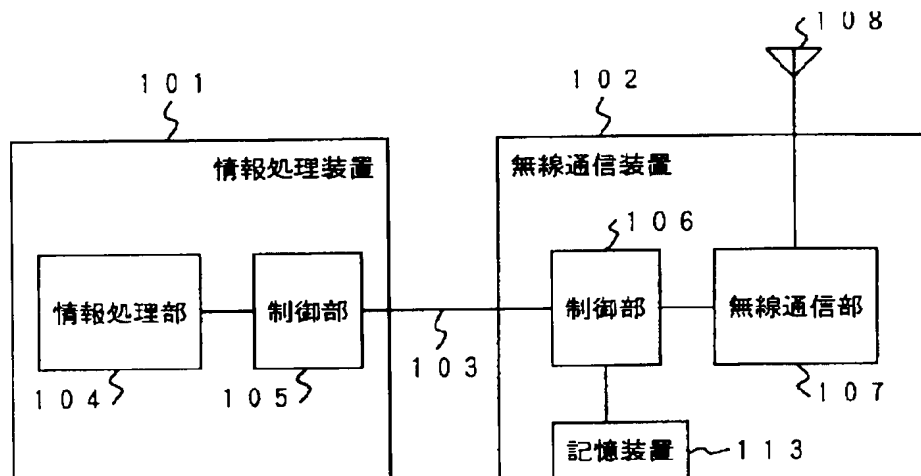
【図 12】



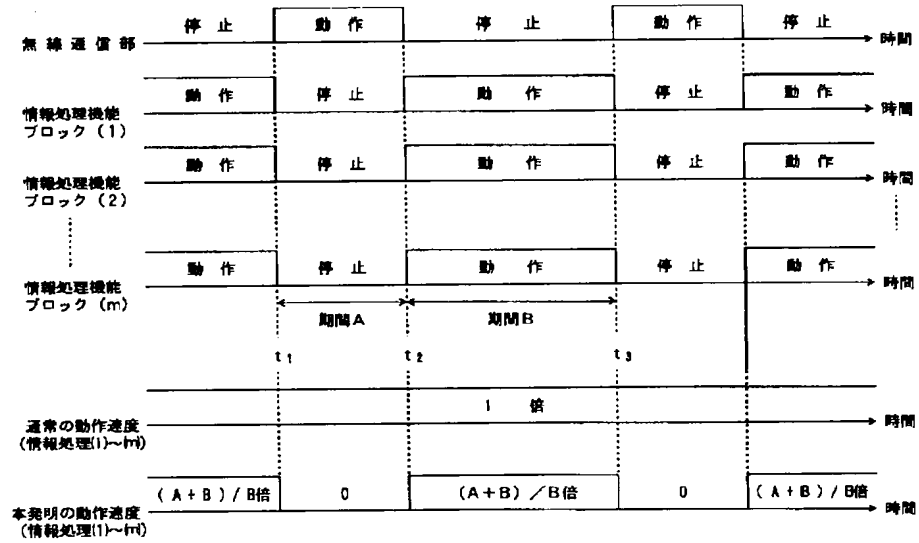
【図 13】



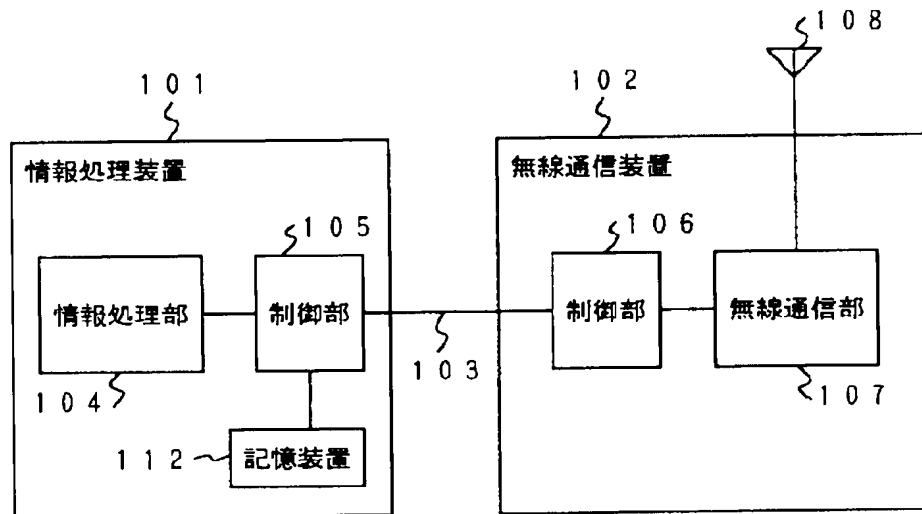
【図 15】



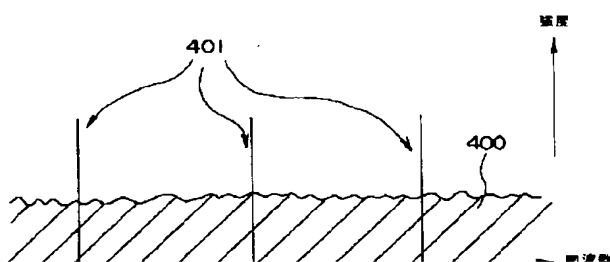
【図 14】



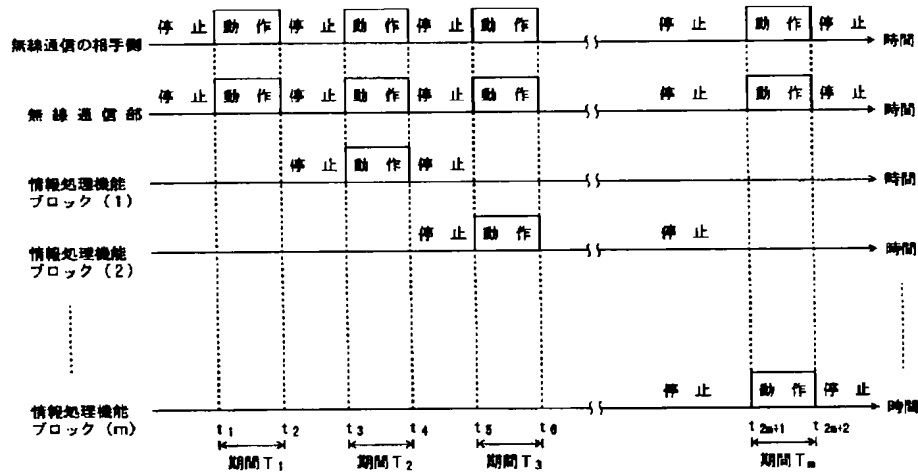
【図 16】



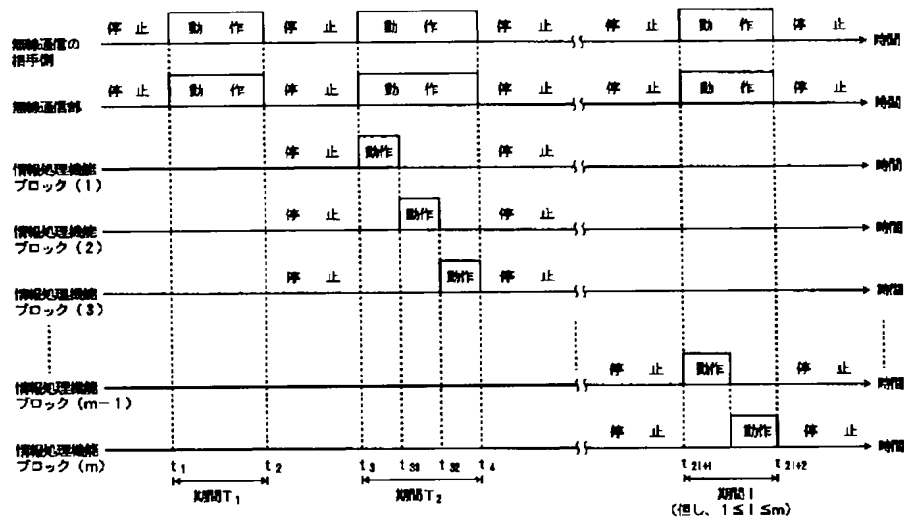
【図 30】



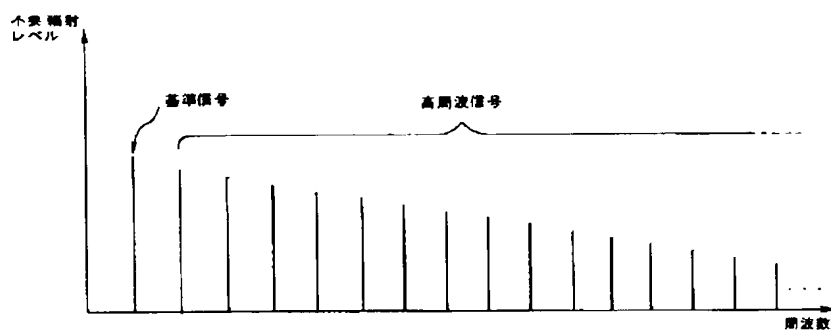
【図 17】



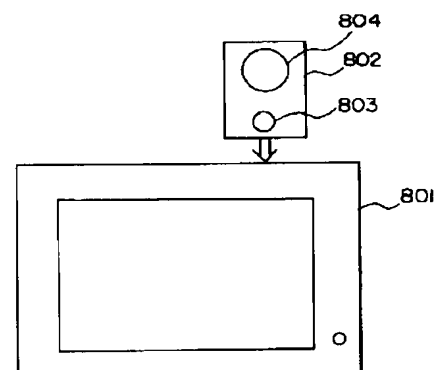
【図 18】



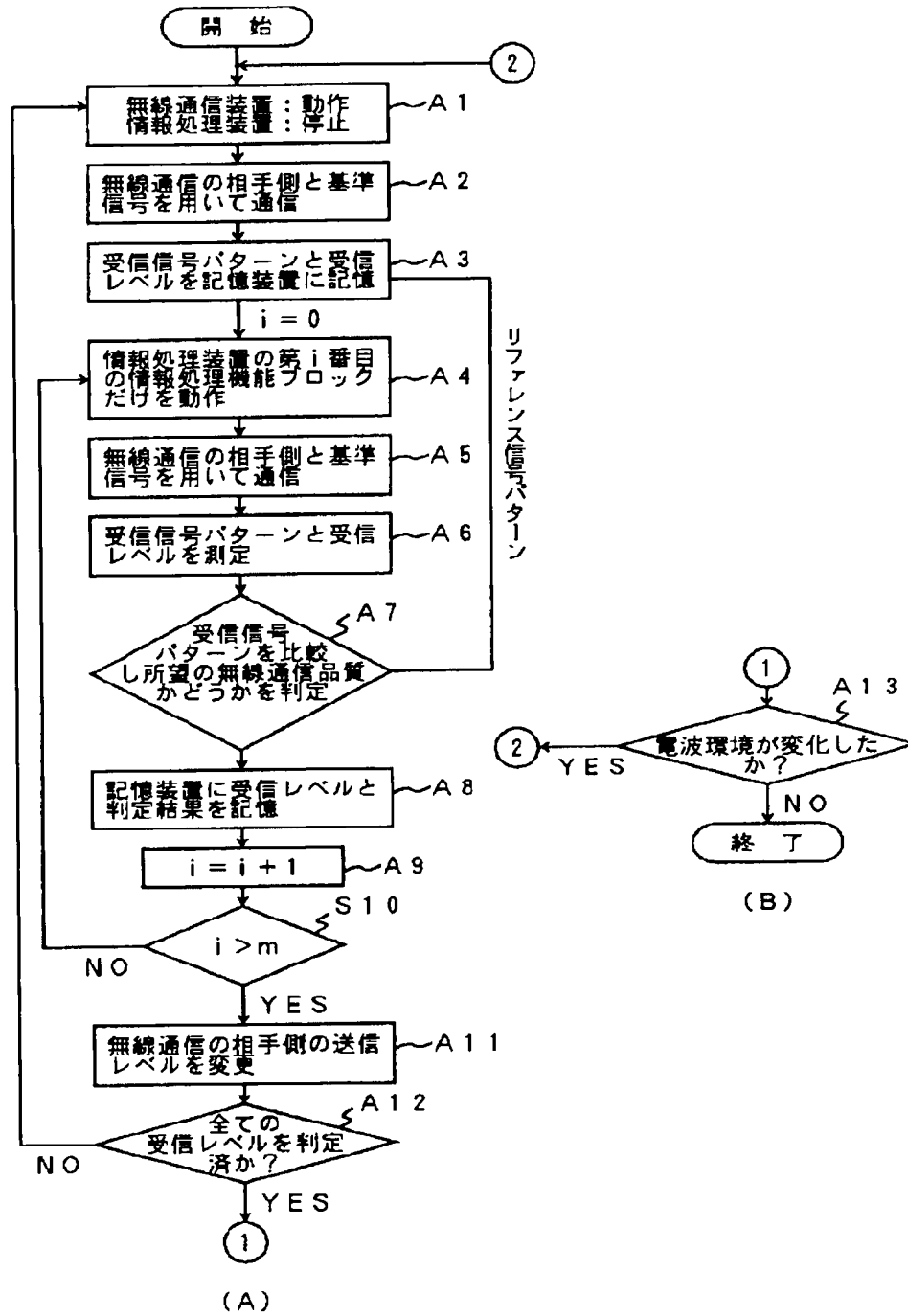
【図 33】



【図 44】



【図 19】

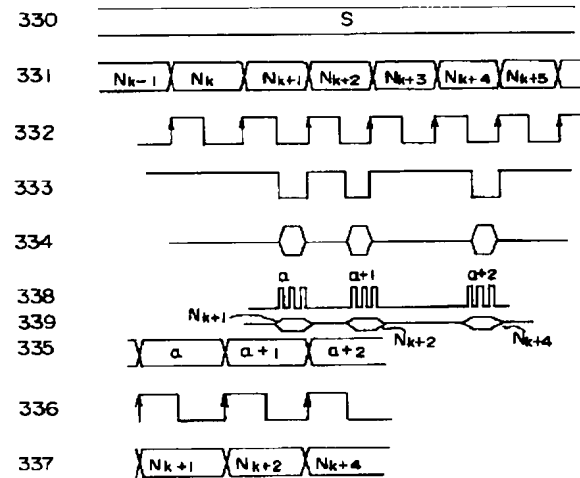


【図20】

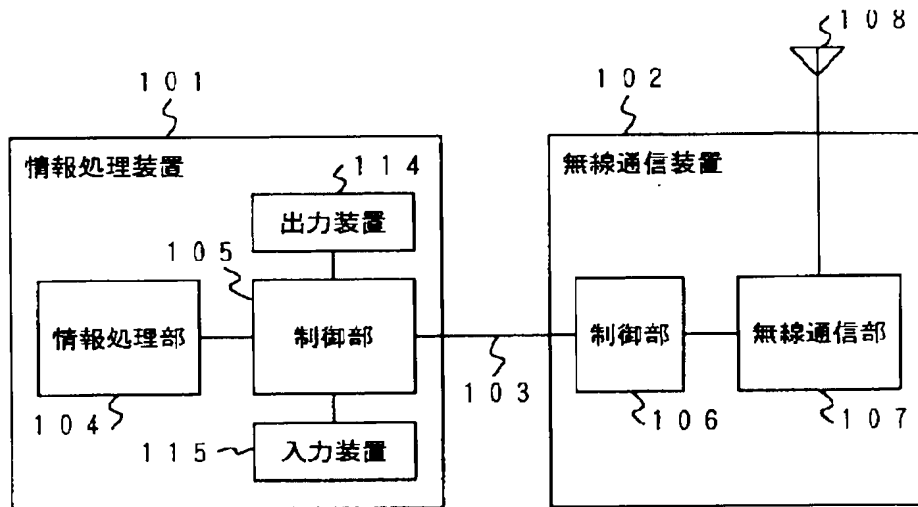
	機能 ブロック(1)	機能 ブロック(2)	機能 ブロック(3)	機能 ブロック(4)
受信 レベルI	○	○	○
受信 レベルII	×	○	○
受信 レベルIII	×	×	○
.....
受信 レベルn	×	×	×

○：動作可能
×：動作停止

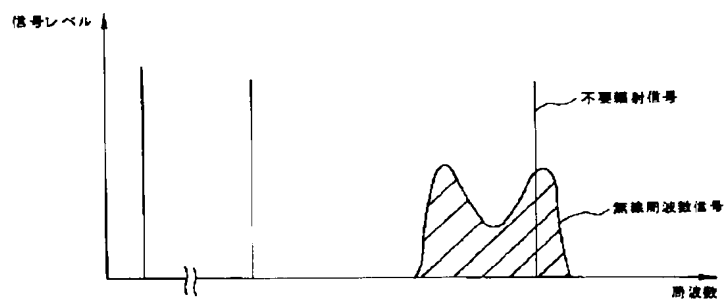
【図27】



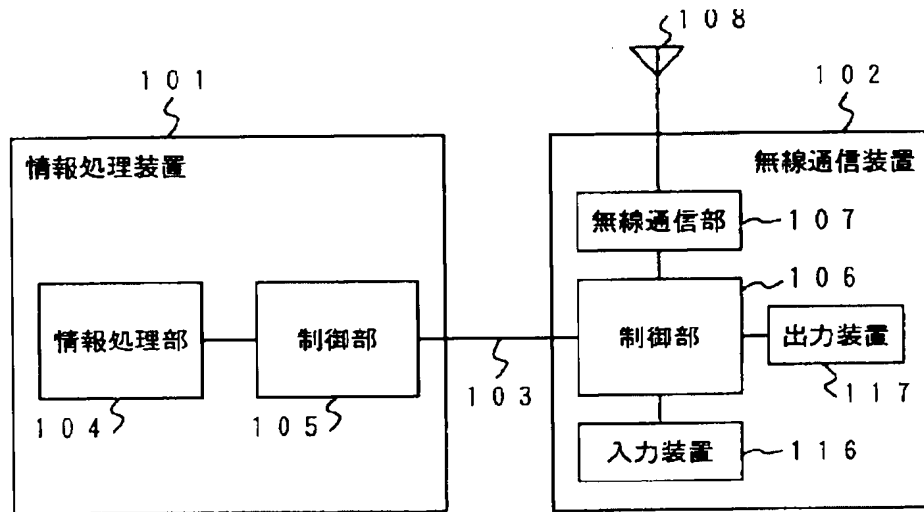
【図21】



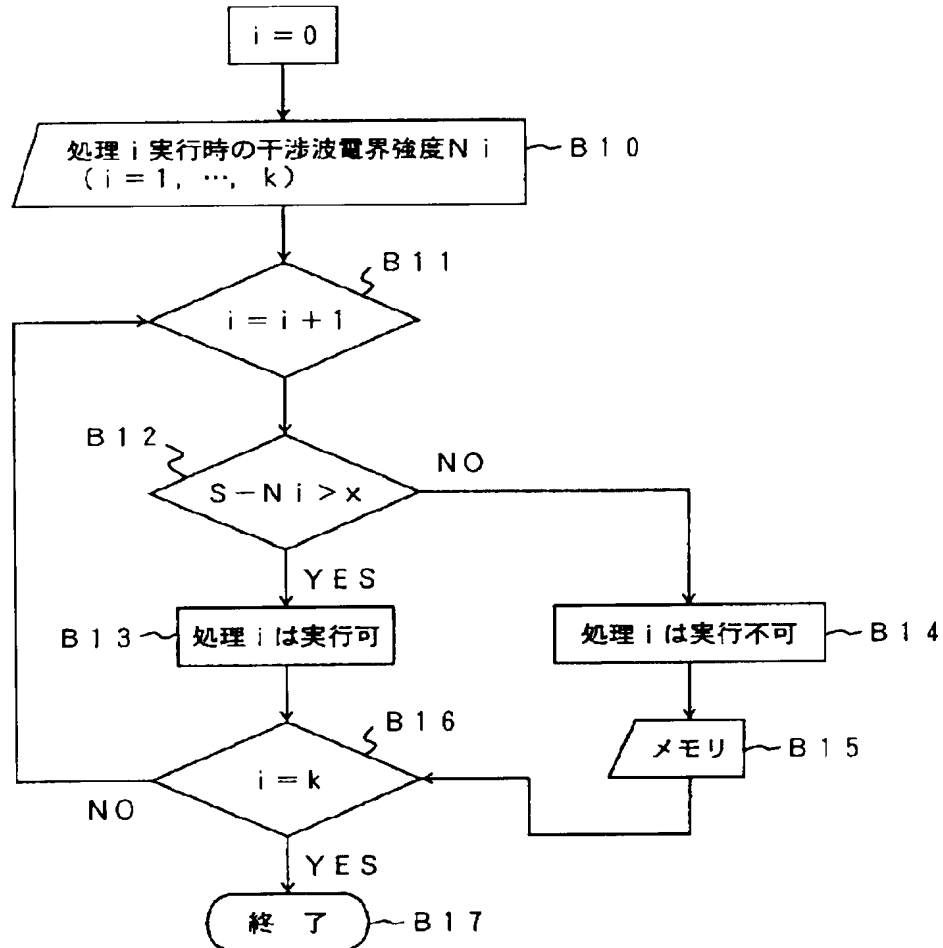
【図34】



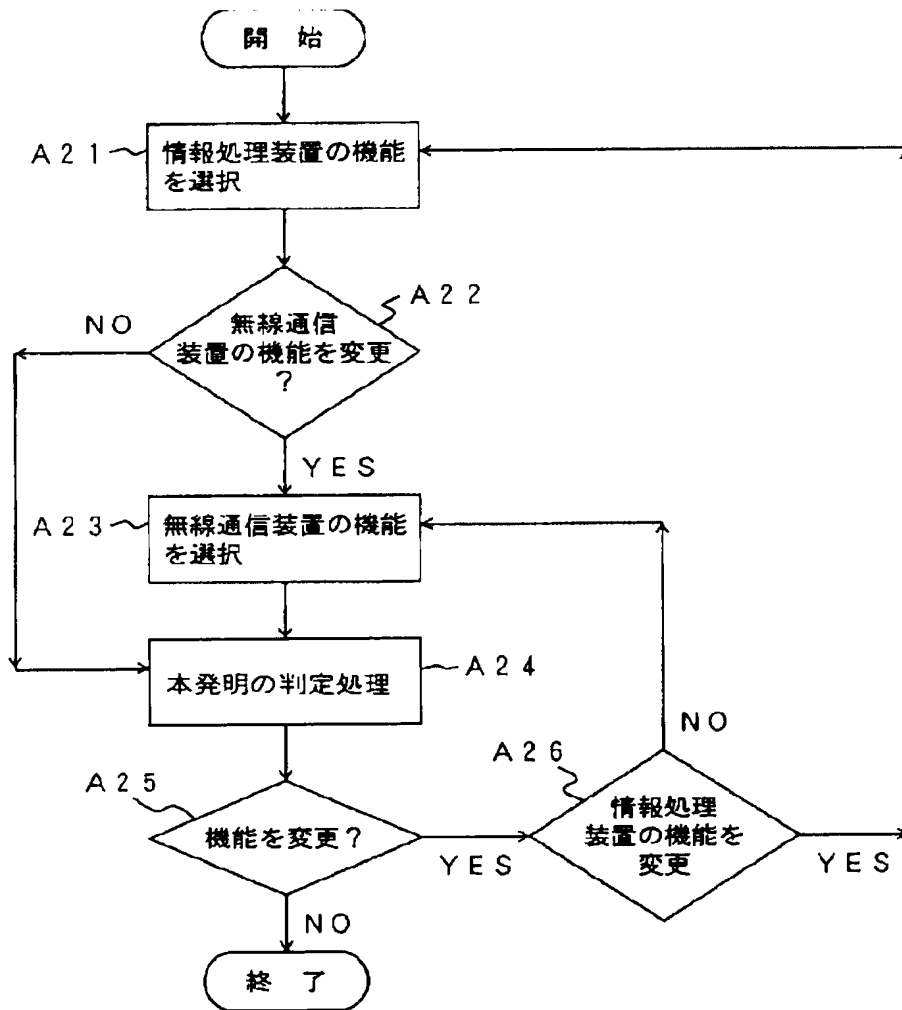
【図 22】



【図 25】

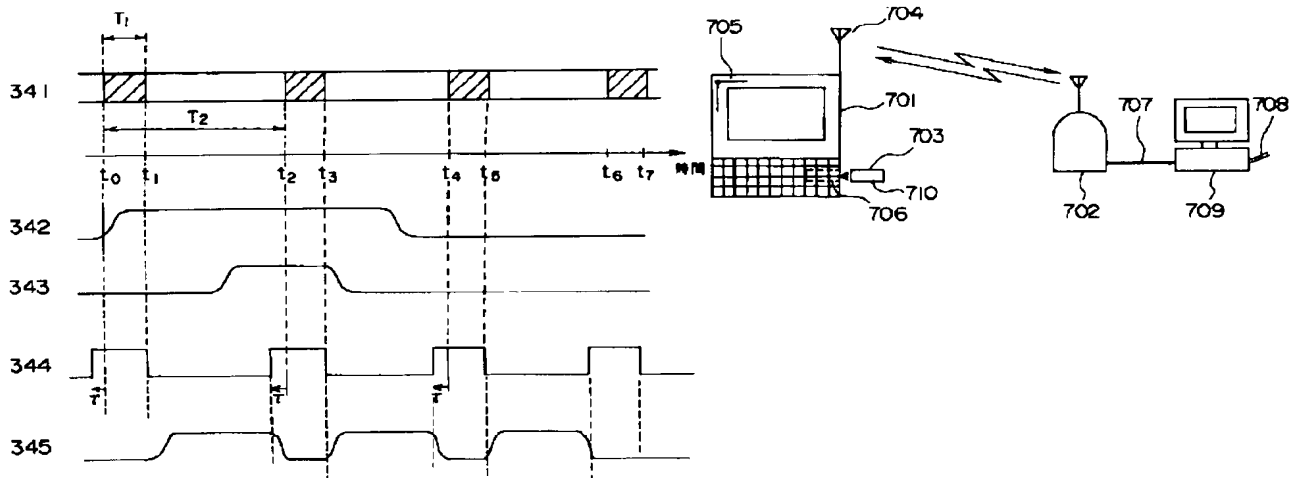


【図 23】

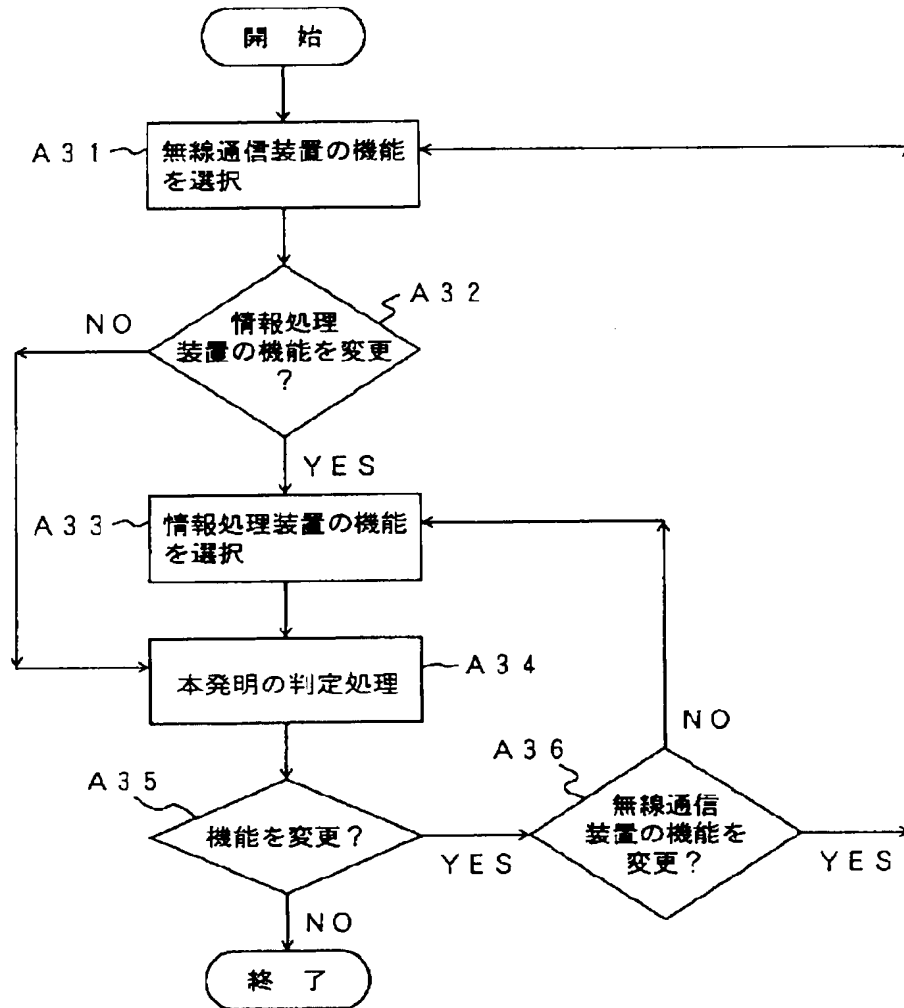


【図 28】

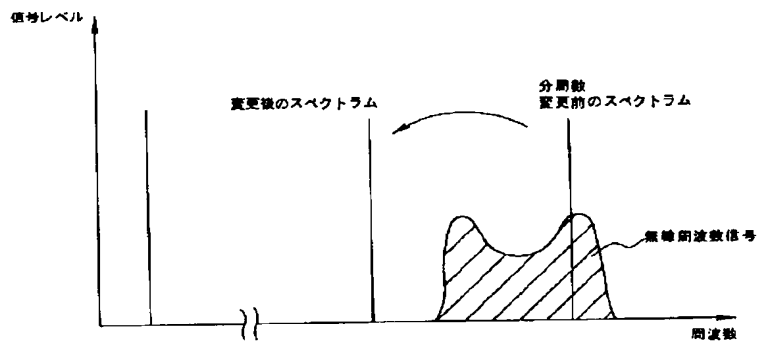
【図 43】



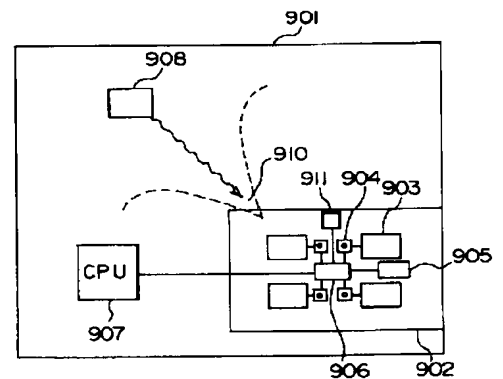
【図24】



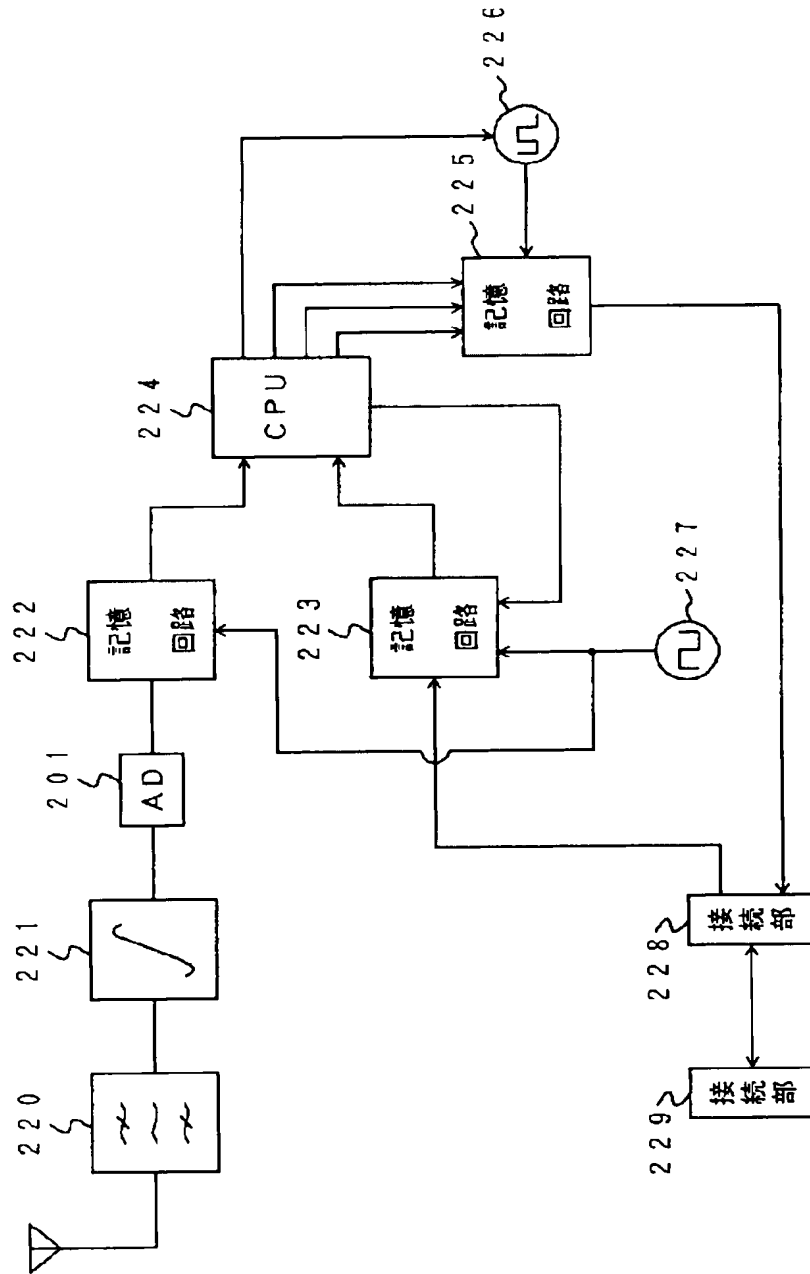
【図36】



【図47】



【図26】

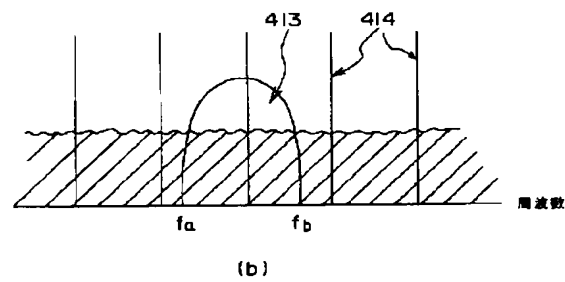
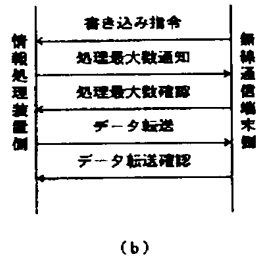
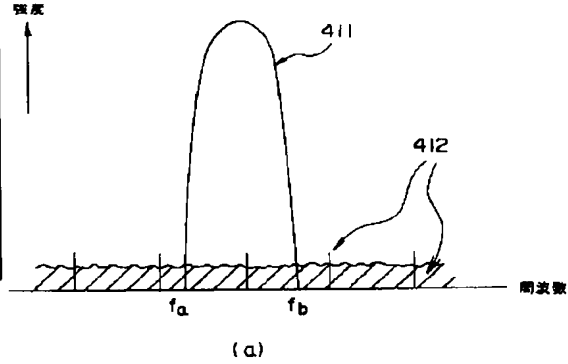


【図29】

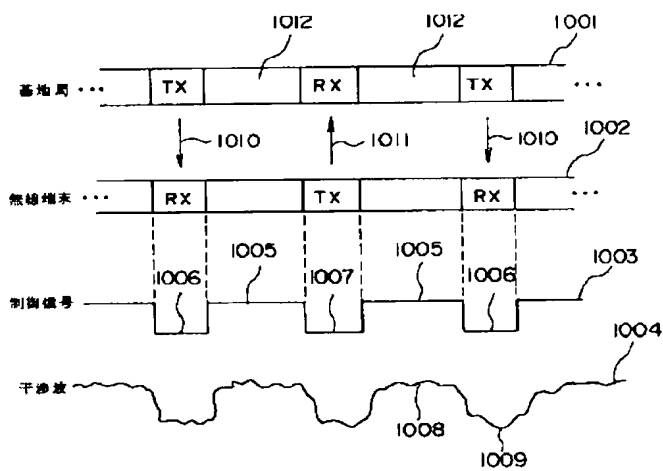
	処理1 (T_1)	処理2 (T_2)	...	処理k (T_k)
機種1 (P_1)	N_{11}	N_{12}	N_{1k}
機種2 (P_2)	N_{21}	N_{22}	N_{2k}
機種3 (P_3)	N_{31}	N_{32}	N_{3k}
...
機種l (P_l)	N_{l1}	N_{l2}	N_{lk}

(a)

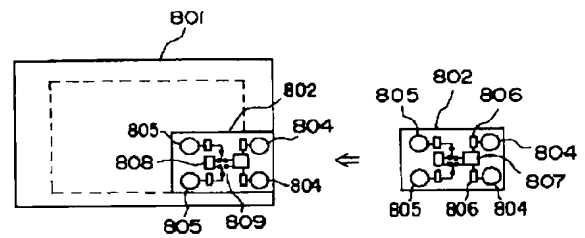
【図31】



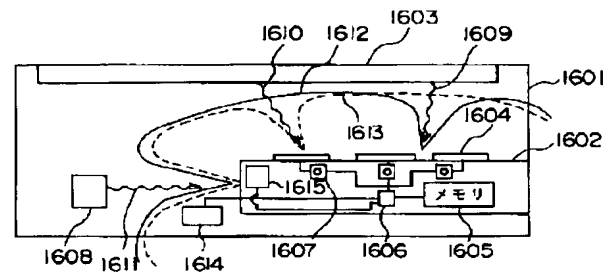
【図38】



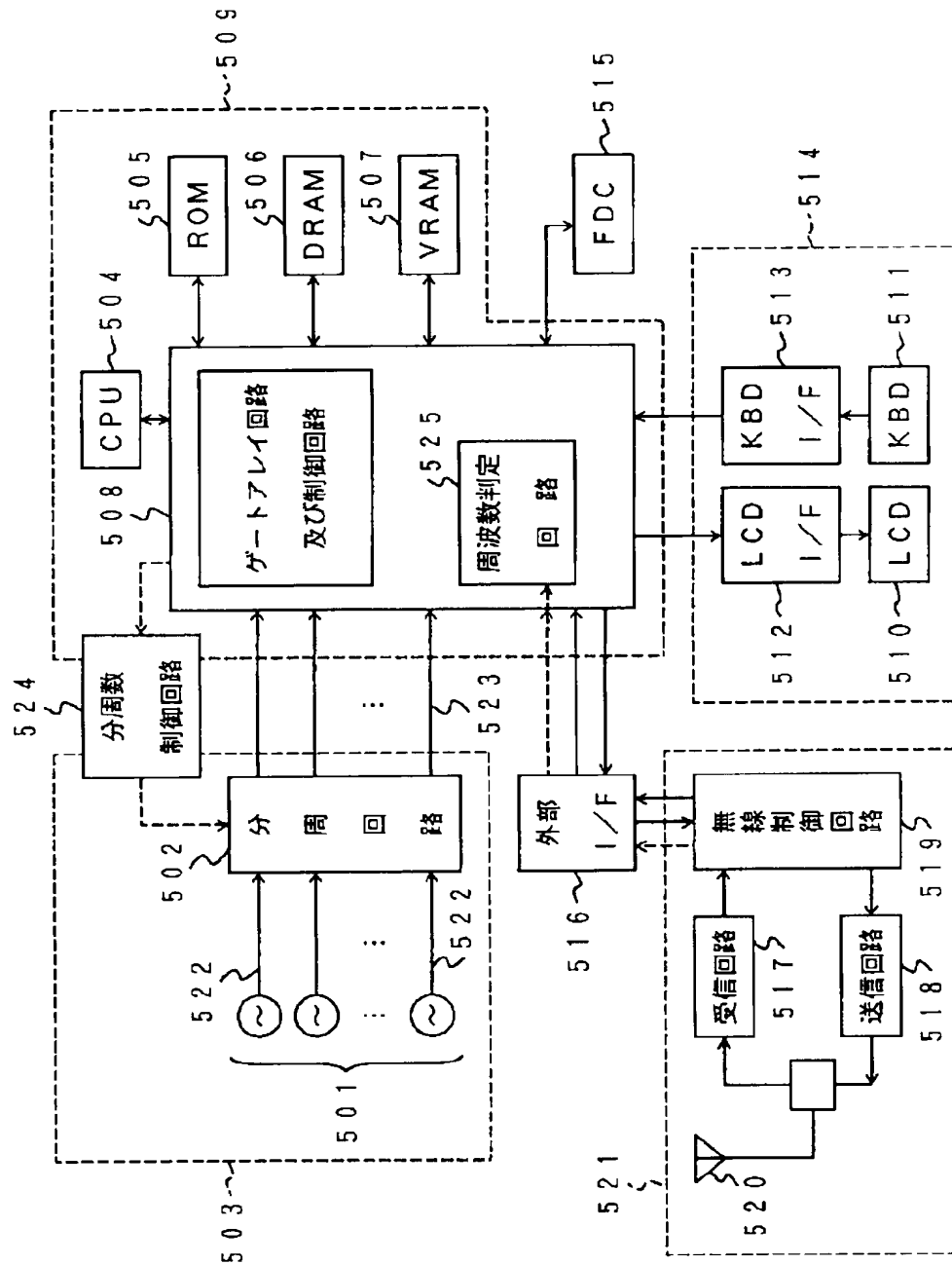
【図46】



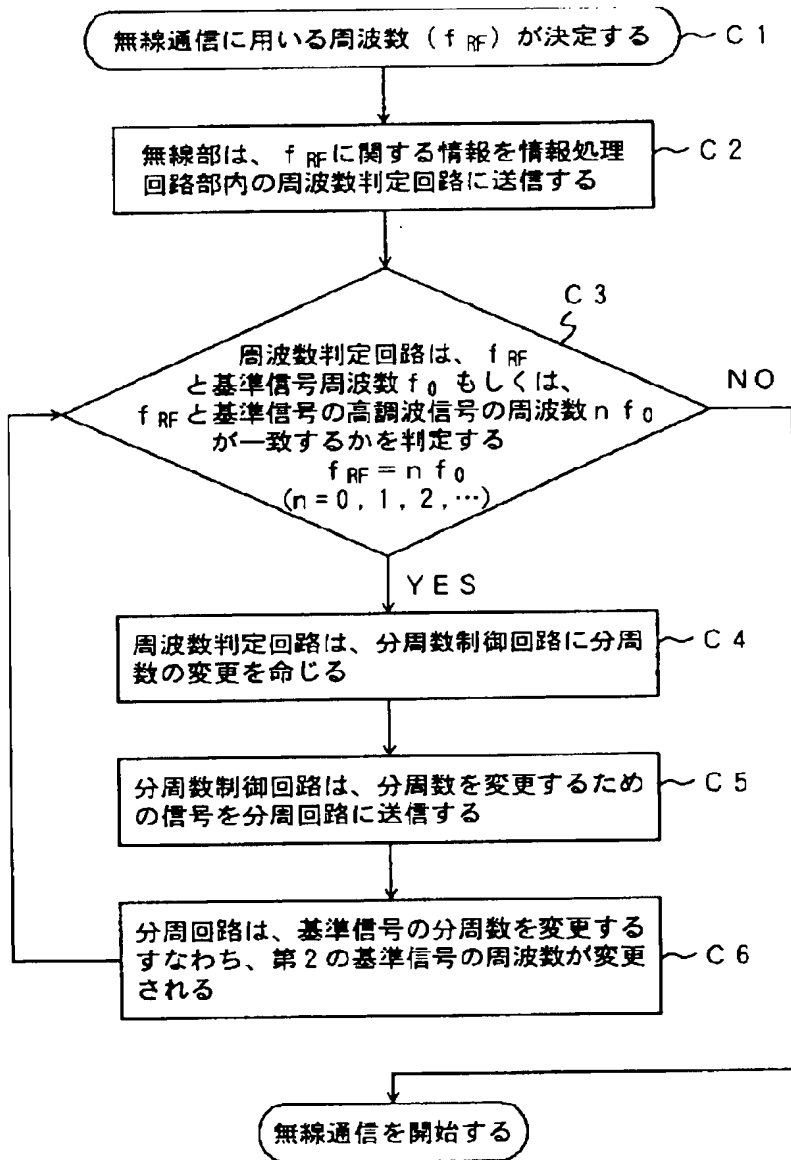
【図48】



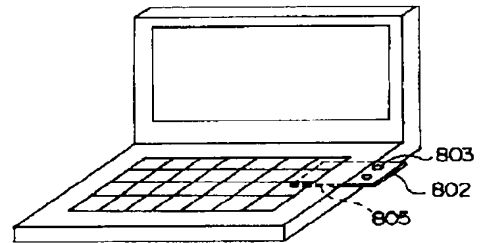
【図 32】



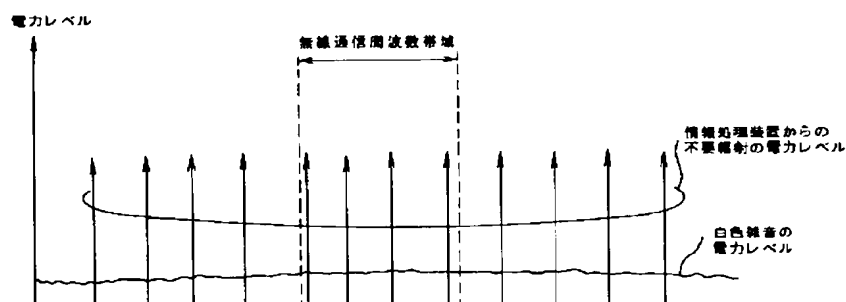
【図 3 5】



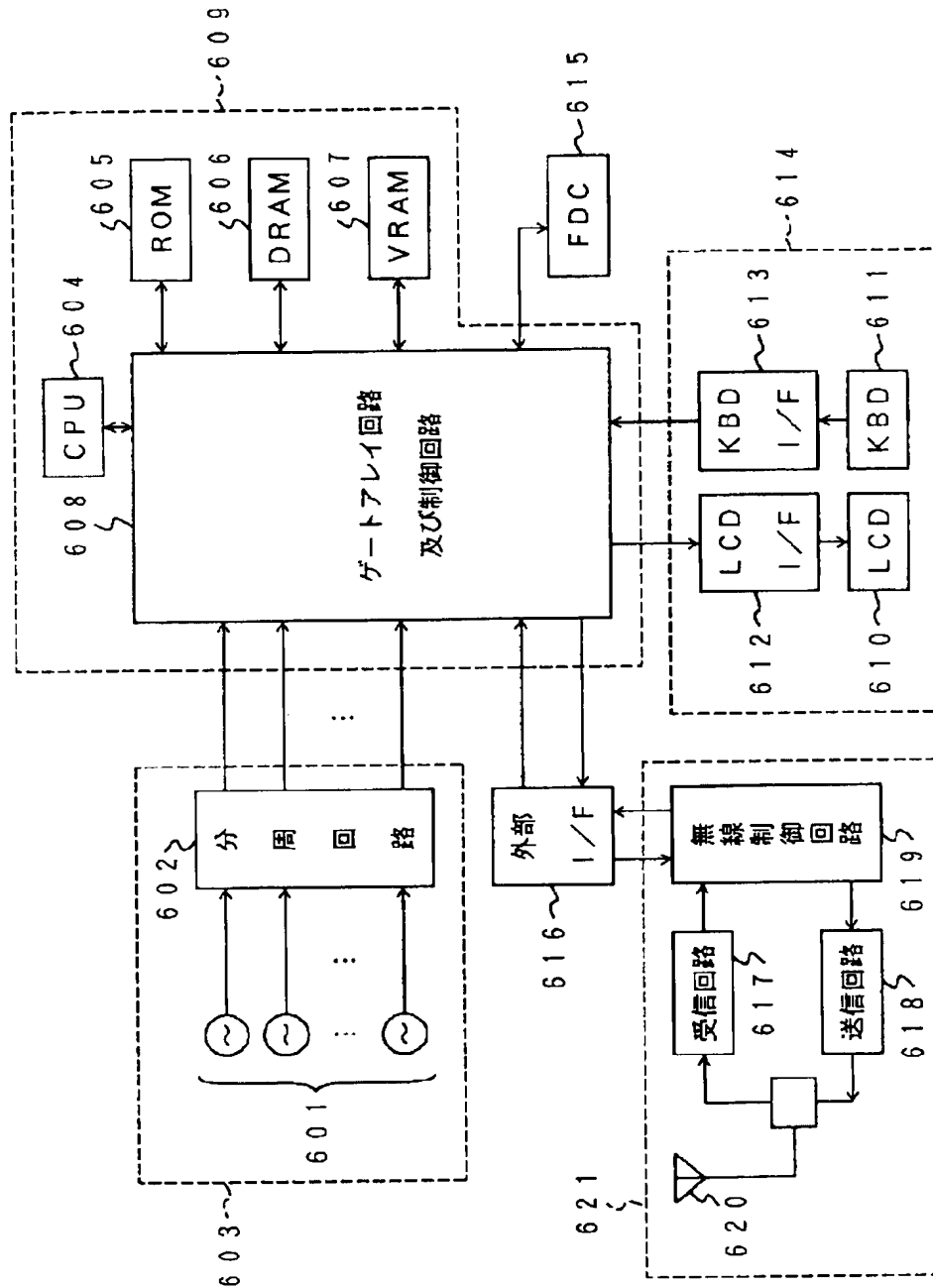
【図 5 8】



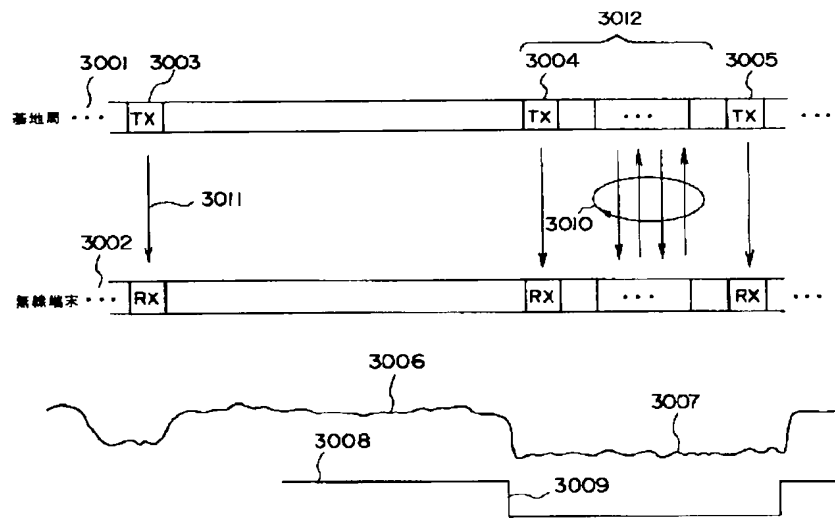
【図 5 2】



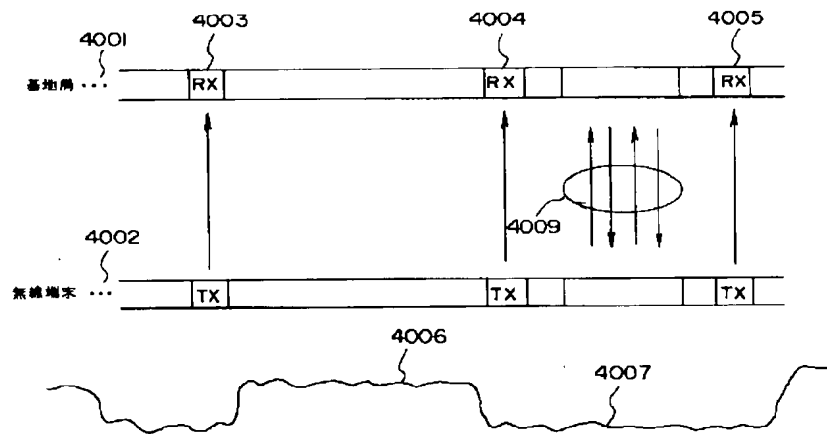
【図 37】



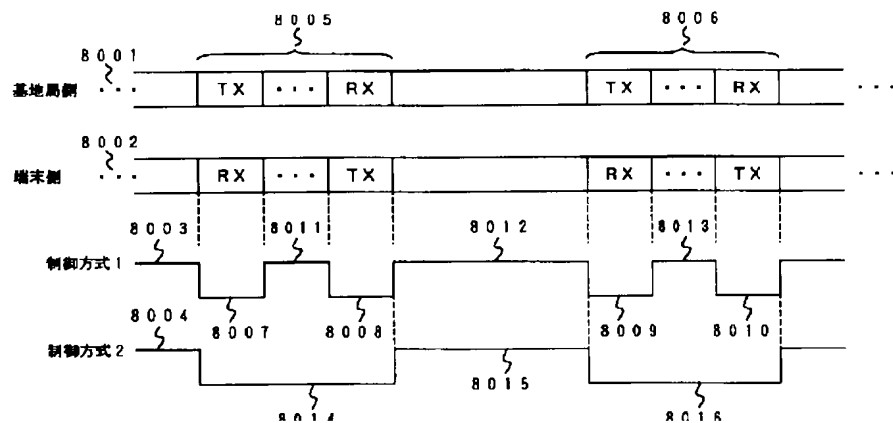
【図39】



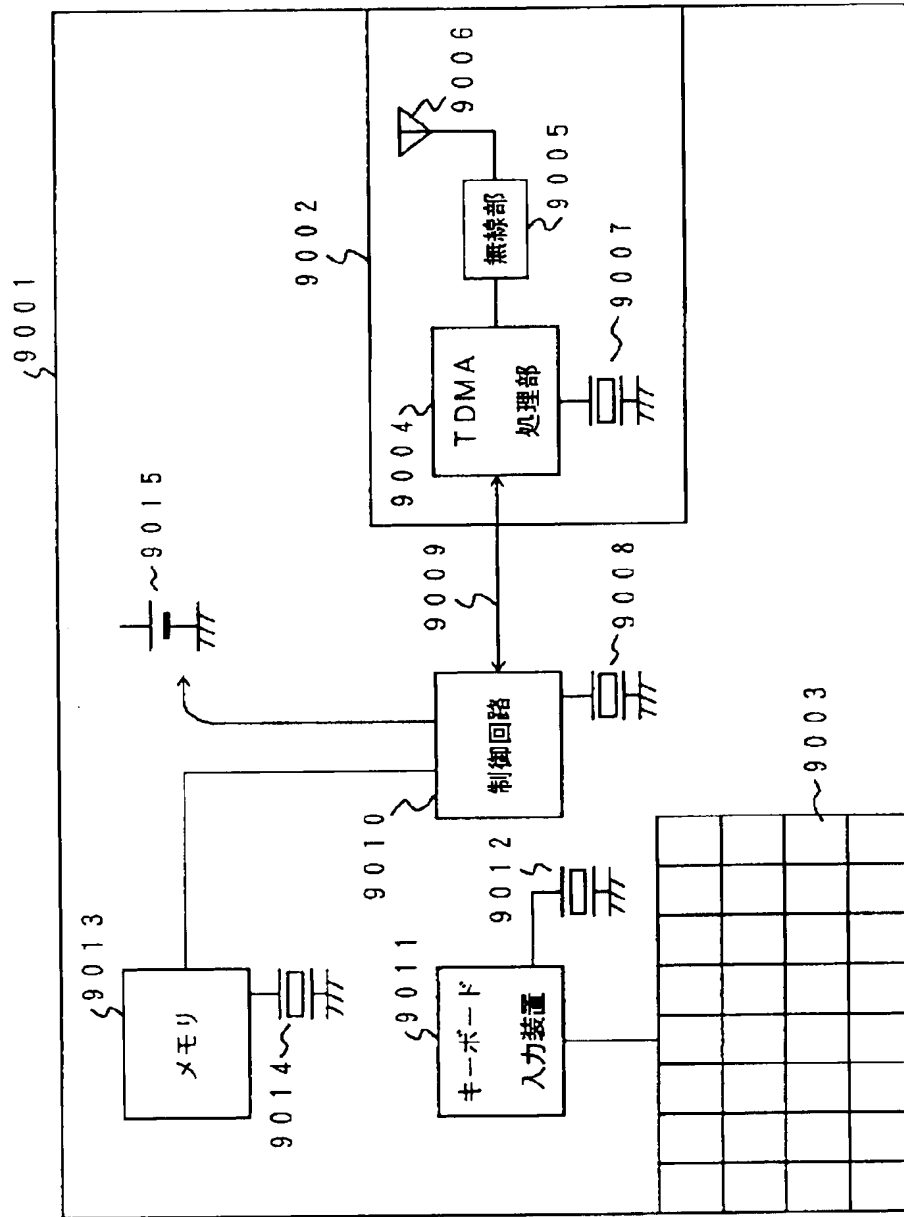
【図40】



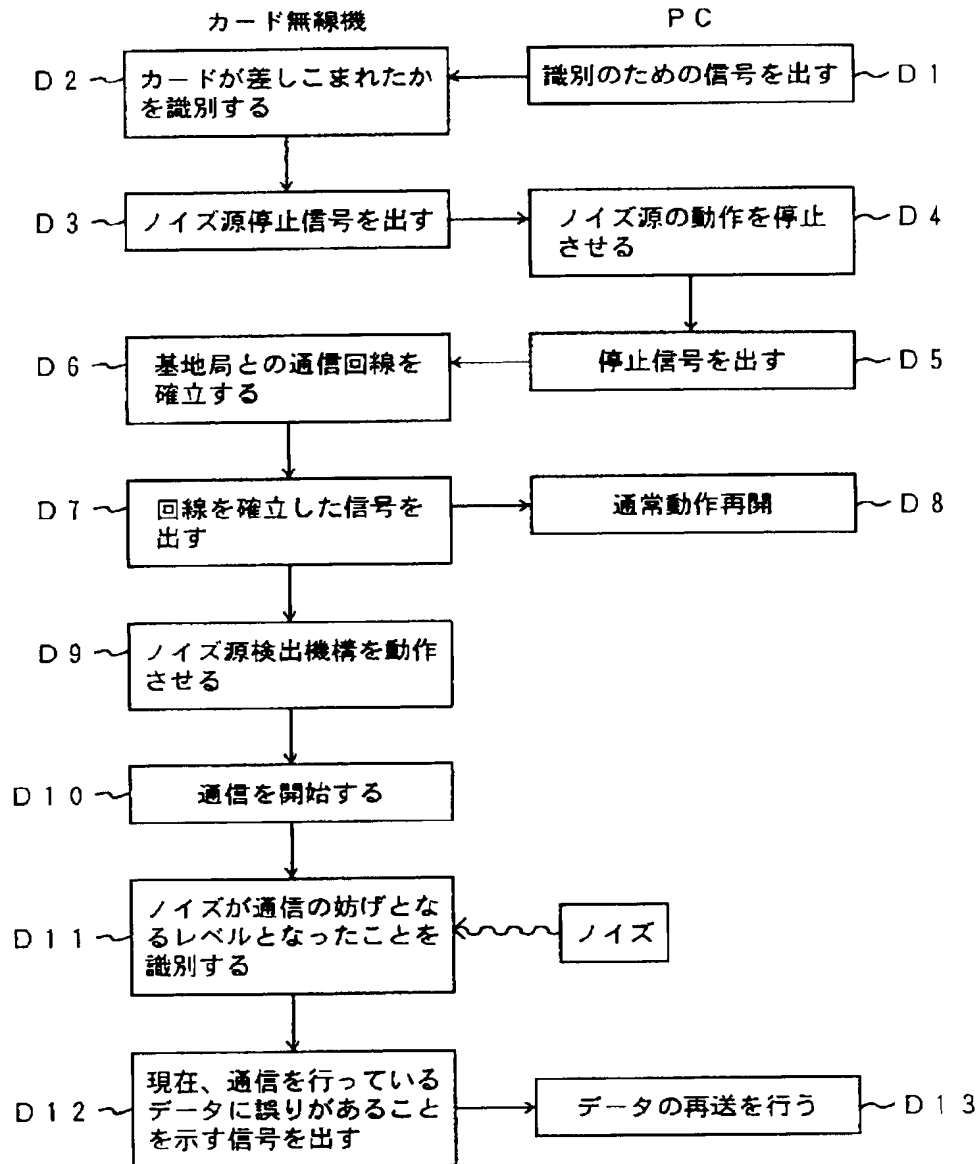
【図41】



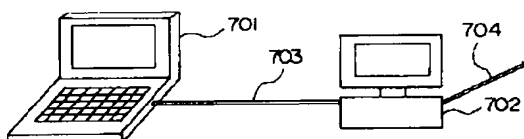
【図42】



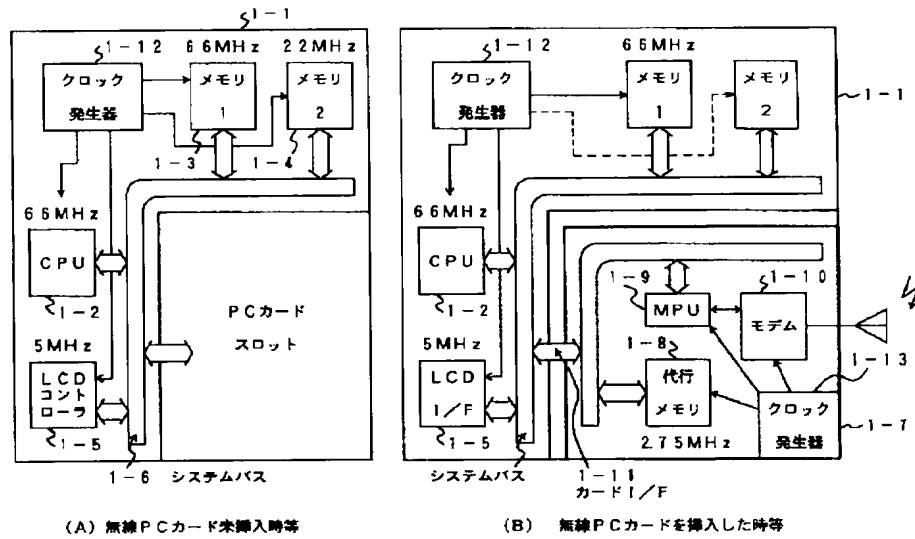
【図 45】



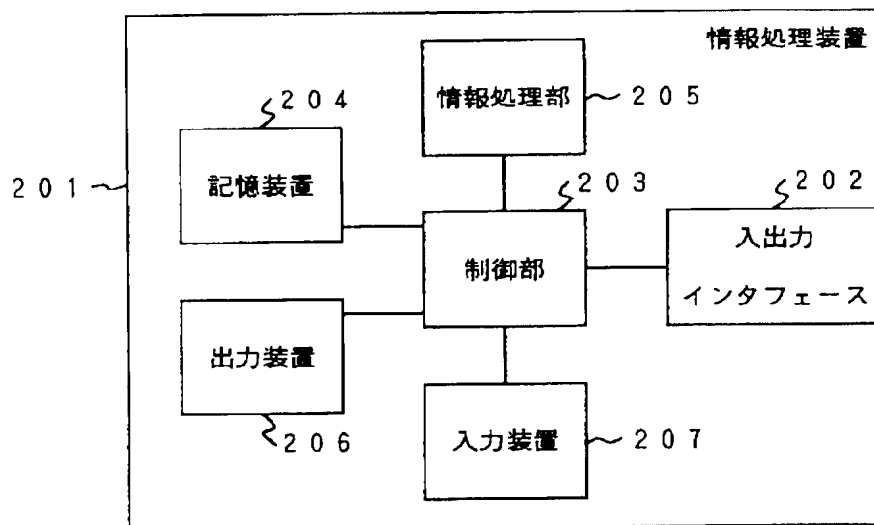
【図 57】



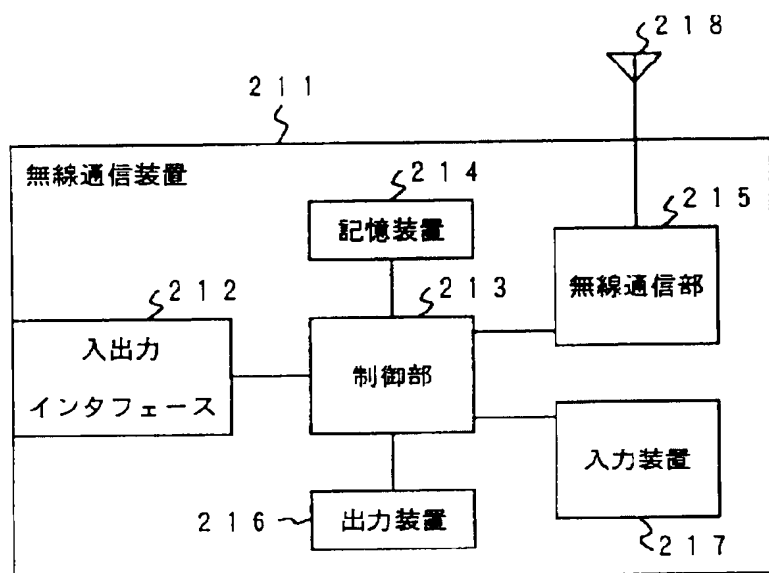
【図 49】



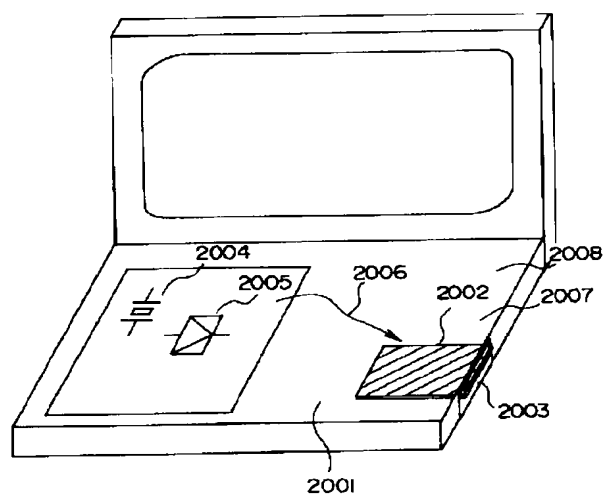
【図 50】



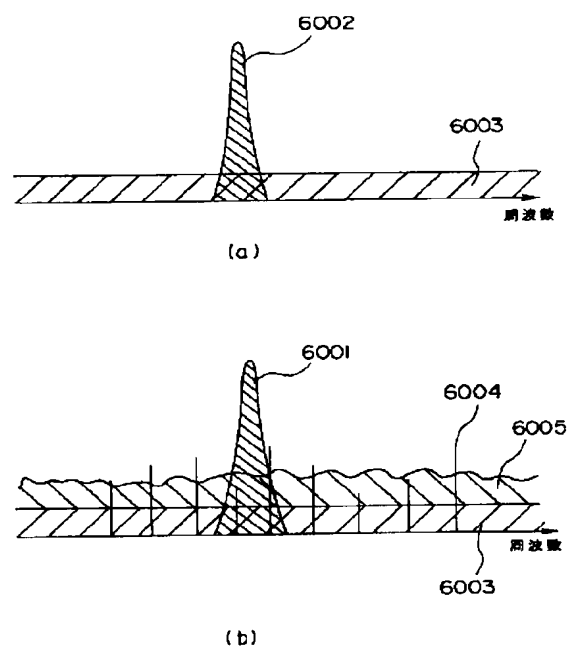
【図 5 1】



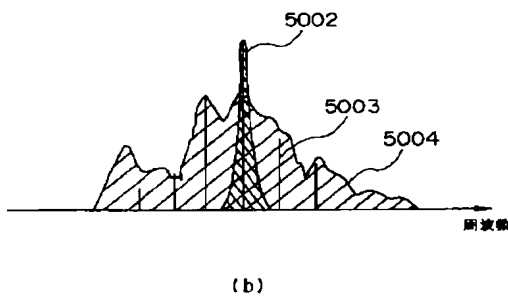
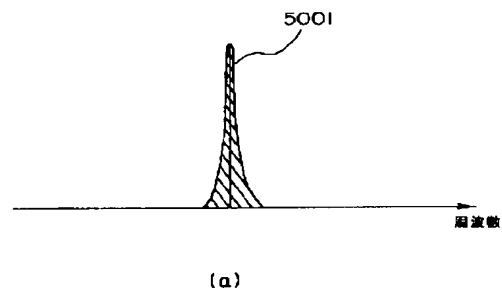
【図 5 3】



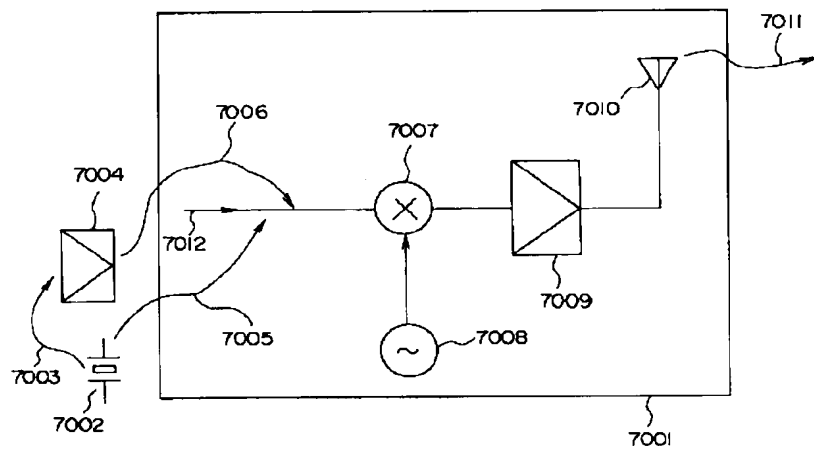
【図 5 4】



【図 5 5】



【図 5 6】



フロントページの続き

(72)発明者 添谷 みゆき
神奈川県川崎市幸区小向東芝町 1 番地 株
式会社東芝研究開発センター内
(72)発明者 鶴見 博史
神奈川県川崎市幸区小向東芝町 1 番地 株

(72)発明者 加屋野 博幸
神奈川県川崎市幸区小向東芝町 1 番地 株
式会社東芝研究開発センター内
(72)発明者 尾林 秀一
神奈川県川崎市幸区小向東芝町 1 番地 株

(72)発明者 大高 章二
神奈川県川崎市幸区小向東芝町 1 番地 株
式会社東芝研究開発センター内

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 07-038479

(43)Date of publication of application : 07.02.1995

(51)Int.Cl.

H04B 7/08

H03H 7/01

H03H 17/00

H03H 17/02

H04L 25/03

(21)Application number : 05-197971

(71)Applicant : NEC CORP

(22)Date of filing : 15.07.1993

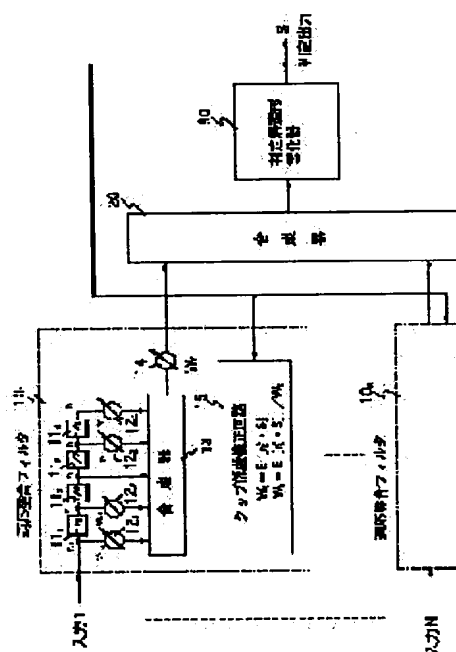
(72)Inventor : TSUJIMOTO ICHIRO

(54) ADAPTIVE RECEIVER

(57)Abstract:

PURPOSE: To obtain an adaptive receiver capable of making stable matching filtering even when a clock phase deviation takes place with respect to the adaptive receiver conducting the diversity synthesis by plural adaptive matching filters and eliminating inter-code interference by a discrimination feedback equalizer.

CONSTITUTION: The adaptive receiver uses plural adaptive matching filters 101-10N receiving input signals received separately to input a signal maximizing the S/N to a discrimination feedback equalizer 30 through a synthesizer 20. Then the discrimination feedback equalizer 30 extracts discrimination data S from which an inter-code interference is eliminated and the discrimination data S correct the tap coefficient of the adaptive matching filters 101-10N. In each of the adaptive matching filters 101-10N, a reference tap complex multiplier 14 is provided in an output stage of a synthesizer 13. A signal r0 of a center tap is inputted directly to the synthesizer 13.



LEGAL STATUS

[Date of request for examination] 15.07.1993

[Date of sending the examiner's decision of rejection] 20.08.1996

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 2885618

[Date of registration] 12.02.1999

[Number of appeal against examiner's decision of rejection] 08-016238